

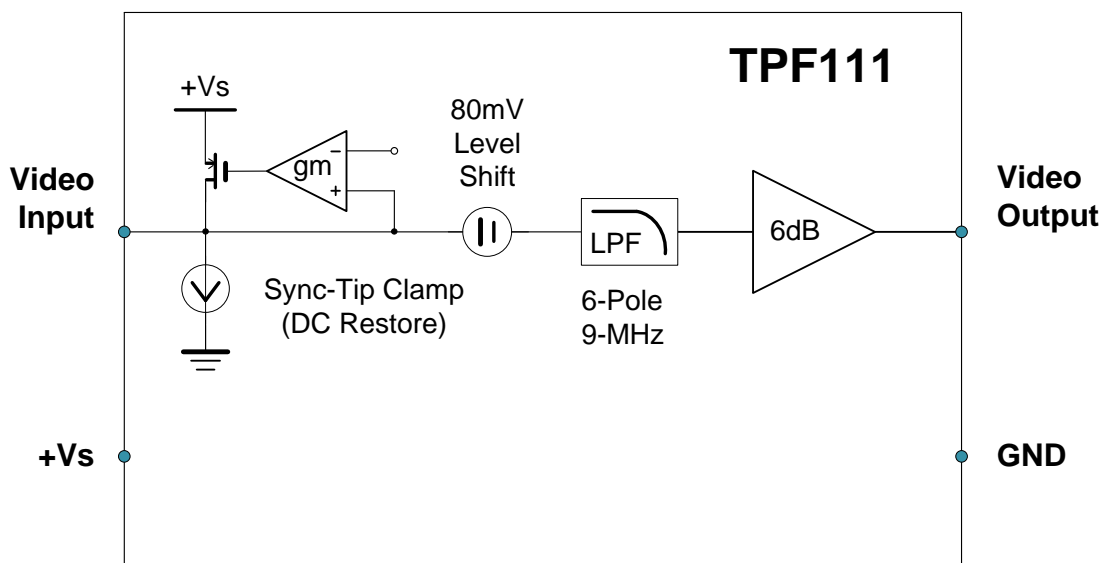
特性

- 单通道 SDTV 视频放大
- 6th-order Butterworth 低通视频重构滤波器:
-3dB带宽 9MHz, 阻带抑制 57.2dB (27MHz)
- 多样化的输入偏置电路:
 - DC-耦合时提供80-mV电平移位
 - AC-耦合时提供透明钳位及80-mV电平移位
 - 允许AC-耦合时带DC-偏置
- 极低静态电流: 3.85mA (典型值)
- 压摆率: 38V/μs
- 6dB 增益(2V/V), 轨至轨输出
- 允许交流或直流耦合输出, 允许驱动 2 路视频线路或驱动 75Ω
- 宽电压范围: +2.85V 至 +5.5V 单电源
- 优化的高性能ESD保护及浪涌保护:
 - HBM 8KV, CDM 2KV
- 绿色产品, 小型 SC70 封装

应用

- 视频信号放大
- 机顶盒视频输出驱动
- PVR、DVD 媒体播放器的视频缓冲
- USB供电、便携式设备的视频信号放大缓冲
- 高清电视机

功能方框图



产品描述

TPF111 是一款专门针对消费类应用而设计的低成本视频重构滤波器, 它将卓越的视频指标与低功耗进行完美结合, 非常适合便携式视频滤波应用。该滤波器是一个六阶 Butterworth 滤波放大器, 适用于 DAC 重构滤波或者 ADC 抗混叠滤波。-3dB 衰减频率为 9MHz 的滤波器, 使该器件成为包括 NTSC 和 PAL 在内的标清视频应用的理想选择。

TPF111 的动态范围满足要求最严苛的视频系统所需, 其输入可灵活使用交流耦合或直流耦合。片上集成优化的 Transparent Sync-tip Clamp 电路, 交流耦合输入时钳位电路将 CVBS、Y' 或 RGB 信号的同步电平固定在 40mV, 上拉电阻可以将无同步信号的 Pb'、Pr' 信号偏置; 同时, 片上 Level Shifter 电路将信号整体抬升 80mV, 由此可以使视频信号无失真的通过器件。直流耦合输入时片上 Level Shifter 工作, 以允许完整的同步动态范围信号干净的通过该器件。TPF111 适用于视频信号的各种输出缓冲应用, 它提供 6dB 增益 (2V/V), 支持轨至轨输出, 支持交流或直流线路驱动。

TPF111 具备优化的高性能静电防护及浪涌保护, 非常适合用于机顶盒等设备的视频输出驱动以保护系统的主板器件。

TPF111 采用 +2.85V 至 +5.5V 单电源供电, 静态电流低至 3.85mA, 非常适合用于低功耗或功率敏感的 USB 供电或电池供电应用。

TPF111-C 采用 5-引脚 SC70 封装, TPF111-S 采用 8-引脚 SOIC 封装, 工作温度范围为 -40°C 至 +85°C 工业温度范围。

设计支持

AN-1201: TPF1xx系列产品应用指南

TPF111/TPF111U

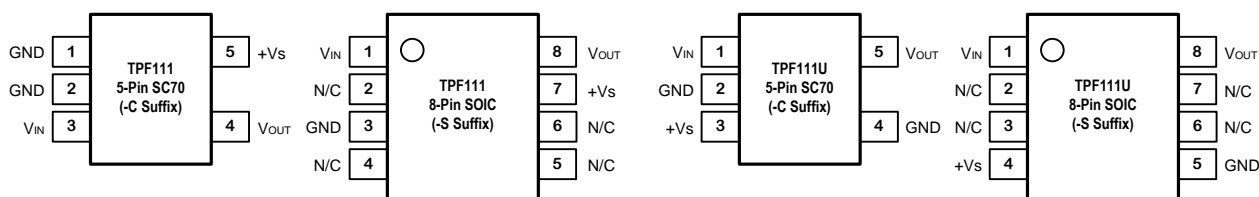
Ultra-low Power, 1-Channel 6th-Order SD Video Filter Driver

样片或购买信息

型号	产品标示	工作温度范围	封装形式	包装、数量
TPF111-CR	F1YW ⁽¹⁾	-40 to 85°C	5-Lead SC70	Tape and Reel, 3,000pcs
TPF111-SR	TPF111	-40 to 85°C	8-Lead SOIC	Tape and Reel, 4,000pcs
TPF111U-CR	F1UYW ⁽¹⁾	-40 to 85°C	5-Lead SC70	Tape and Reel, 3,000pcs
TPF111U-SR	TPF111U	-40 to 85°C	8-Lead SOIC	Tape and Reel, 4,000pcs

Note: (1). 'YW' is date coding scheme. 'Y' stands for calendar year, and 'W' stands for single workweek coding scheme.

引脚排列 (俯视图)



引脚功能表

SC70 引脚序号	SOIC 引脚序号	引脚名称	功能
3 / 1	1 / 1	V _{IN}	Video Input
	2, 4, 5, 6 / 2, 3, 6, 7	N/C	No Connect
1, 2 / 2, 4	3 / 5	GND	Ground
5 / 3	7 / 4	+V _S	Positive Power Supply
4 / 5	8 / 8	V _{OUT}	Filtered Video Output

绝对最大额定参数*

参数		值	单位
供电电压, V _{DD} 至 GND		6.0	V
PD	功率损耗, T _A = 25°C, 5-Lead SC70	300 ⁽¹⁾	mW
	功率损耗, T _A = 25°C, 8-Lead SOIC	800 ⁽¹⁾	
V _{IN}	输入电压	V _{DD} + 0.3V to GND - 0.3V	
I _O	输出短路电流	65	mA
T _J	最大结点温度, 任何环境	150	°C
T _A	供电时的环境温度范围	-45 to 85	°C
T _{STG}	存储温度范围	-65 to 150	°C
TL	引线温度范围 (Soldering 10 sec)	300	°C
θ _{JA}	5-Lead SC70 耐热性	430 ⁽²⁾	°C/W
	8-Lead SOIC 耐热性	130 ⁽²⁾	

(1) This data was taken with the JEDEC low effective thermal conductivity test board.

(2) This data was taken with the JEDEC standard multilayer test boards.

* **注意:** 如果器件运行条件超过上述各项绝对最大额定值, 可能对器件造成永久性损坏。上述参数仅是允许条件的极大值, 我们不建议使器件运行在该条件下或在技术规范以外的条件下运行。这只是强调的额定值, 不涉及器件在这些或任何其他条件下超出本技术规格指标的功能性操作。长期在绝对最大额定值条件下工作会影响器件的可靠性。

静电放电保护 (ESD, Electrostatic Discharge Protection)

Symbol	Parameter	Condition	Minimum Level	Unit
HBM	Human Body Model ESD	MIL-STD-883H Method 3015.8	8	kV
CDM	Charged Device Model ESD	JEDEC-EIA/JESD22-C101E	2	kV

电气特性 除非另有说明, 否则 $V_{DD} = 3.3V$, $T_A = +25^\circ C$, $R_L = 150\Omega$ 至 GND。

符号	参数说明	测试条件	最小值	典型值	最大值	单位
输入电气特性						
V_{DD}	电源电压范围		2.85		5.5	V
I_{DD}	静态电流(I_q) ⁽¹⁾	$V_{DD} = 3.3V, V_{IN} = 500mV, \text{no load}$		3.85	4.85	mA
		$V_{DD} = 5.0V, V_{IN} = 500mV, \text{no load}$		5.00	6.25	mA
V_{CLAMP}	Input Voltage Clamp	$I_{IN} = -100\mu A$	-40	0	+40	mV
$I_{CLAMP-CHG}$	Clamp Charge Current	$V_{IN} = V_{CLAMP} - 200mV$	-1.5	-1.7		mA
$I_{CLAMP-DCHG}$	Clamp Discharge Current	$V_{IN} = 500mV$	1.5	2.0	5.1	μA
R_{IN}	输入阻抗	$0.5V < V_{IN} < 1.0V$	0.5	3		M Ω
AV	电压增益 ⁽¹⁾	$V_{IN}=0.5V, 1V \text{ and } 2V$ $R_L = 150\Omega \text{ to GND}$	5.9	6.01	6.025	dB
V_{OLS}	Output Level Shift Voltage	$V_{IN} = 0V, \text{no load, input referred}$	53	80	124	mV
V_{OH}	Output Voltage High Swing	$V_{IN} = 3V, R_L = 150\Omega \text{ to GND}$		3.18		V
V_{OL}	Output Voltage Low Swing	$V_{IN} = -0.3V, R_L = 75\Omega$		0.05		V
PSRR	直流电源电压抑制比	$\Delta V_{DD} = 3.3V \text{ to } 3.6V$		61		dB
		$\Delta V_{DD} = 5.0V \text{ to } 5.5V, 50Hz, V_{IN}=0.7V$		67		dB
I_{SC}	输出短路电流	$V_{IN}=2V, \text{output to GND through } 10\Omega$	65			mA
		$V_{IN}=100mV, \text{output short to } V_{DD}$	65			mA
交流电气特性						
f_{-1dB}	-1dB 带宽	$R_L=150\Omega$	7.6	8.2	9.1	MHz
f_{-3dB}	-3dB 带宽	$R_L=150\Omega$	7.8	9	10.5	MHz
Att_{27MHz}	Stop Band Attenuation	$f = 27MHz$	38.2	57.2	73.6	dB
dG	微分增益	Video input range 1V	-0.1	0.4	0.8	%
dP	微分相位	Video input range 1V	-1.1	0.7	1.1	°
THD	总谐波失真	$f=1MHz, V_{OUT}=1.4V_{PP}$	0.03	0.1	0.2	%
D/DT	Group Delay Variation	$f = 100kHz, 5MHz$		5.4		Ns
t_{PD}	Propagation Delay	Maximum delay from input to output: 100kHz to 4.43MHz	54	80	127	Ns
SNR	信噪比	$f = 100kHz \text{ to } 4.43MHz$	65	69		dB
R_{OUT_AC}	输出阻抗	$f = 4.2MHz$		1.5		Ω
CLG	Chroma-Luma-Gain	400kHz to 3.58MHz and 4.43MHz		0.18	0.4	dB
CLD	Chroma-Luma-Delay	400kHz to 3.58MHz and 4.43MHz		5		ns

Note: (1). 100% tested at $T_A=25^\circ C$.

典型工作特性曲线 除非另有说明，否则 $V_{DD} = 3.3V$, $R_L = 150\Omega$ 至 GND。

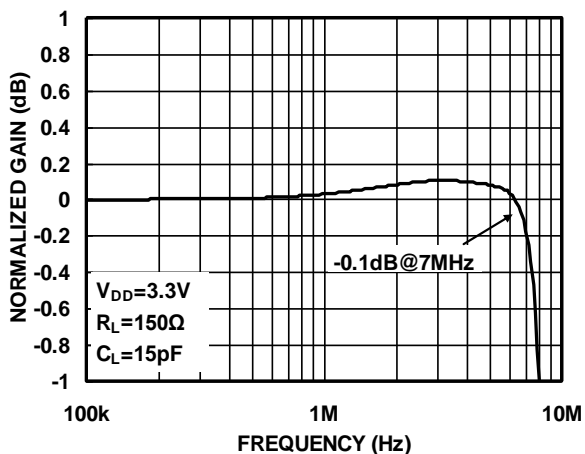


图1. 小信号频率响应

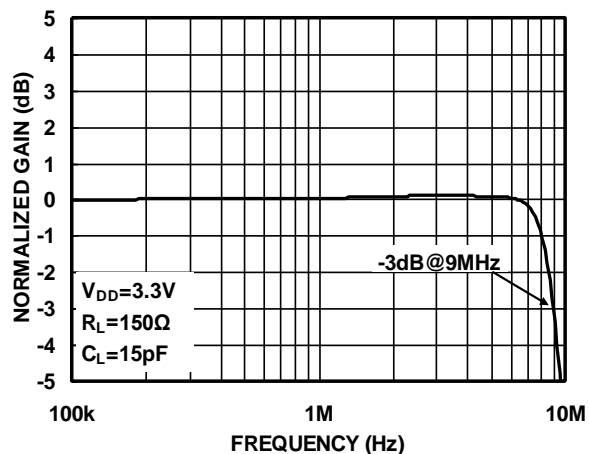


图2. 大信号频率响应

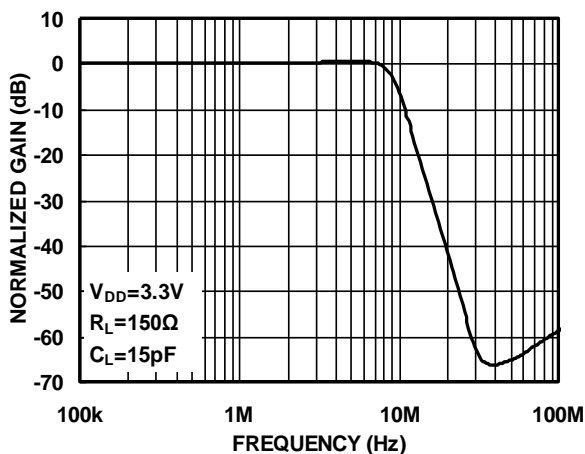


图3. 增益与频率的关系

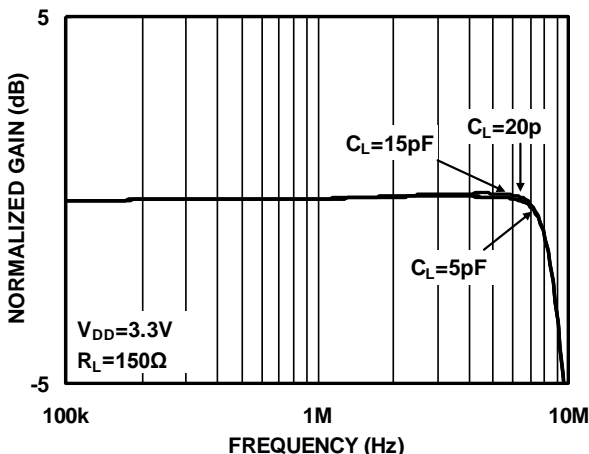


图4. C_{LOAD} 变化下增益与频率的关系

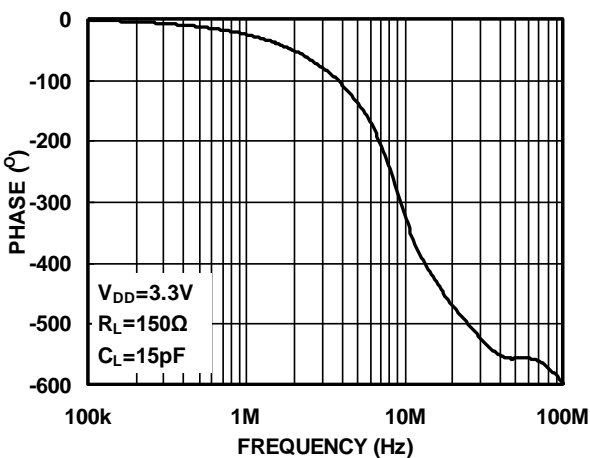


图5. 相位与频率的关系

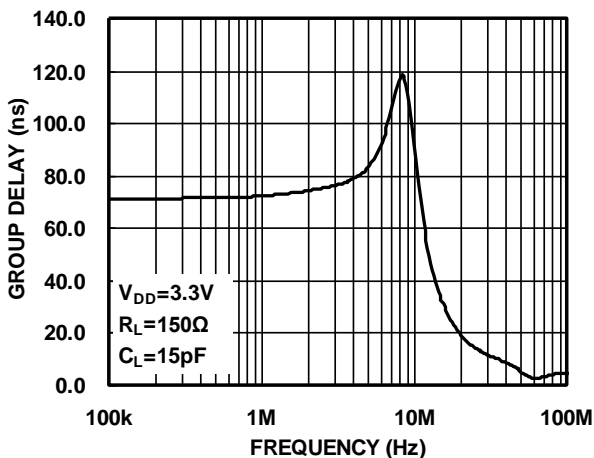


图6. 群延时与频率的关系

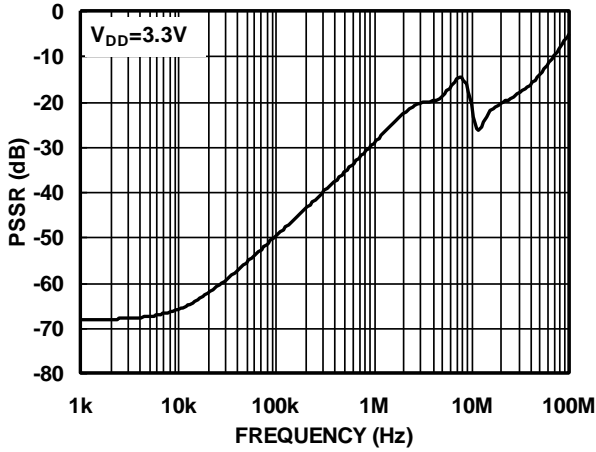


图7. 电源电压抑制比(PSRR)与频率的关系

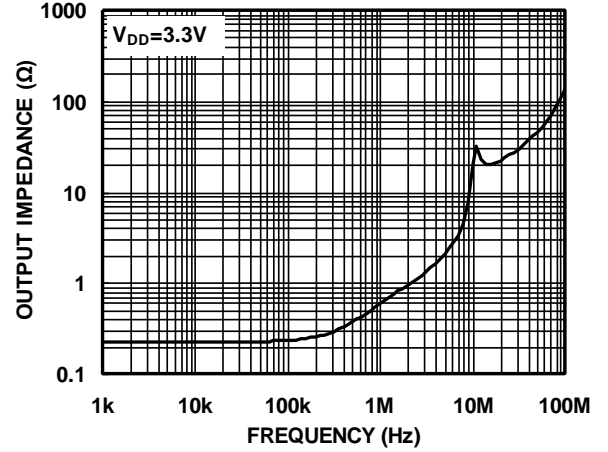


图8. 输出阻抗与频率的关系

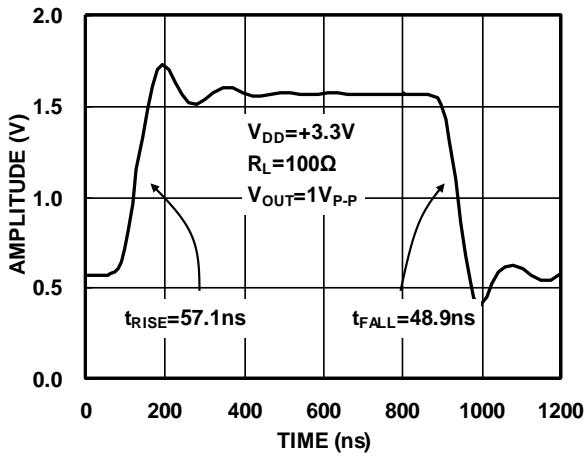


图9. 大信号阶跃响应瞬态特性

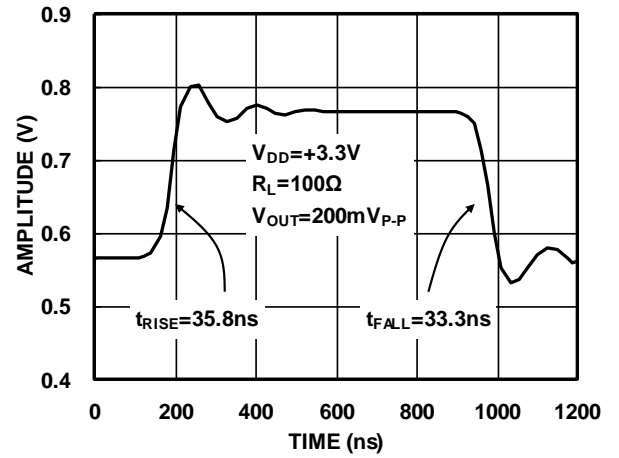


图10. 小信号脉冲响应特性

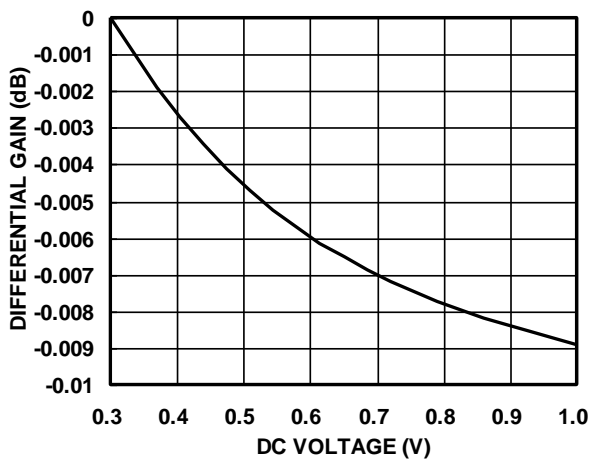


图 11. 微分增益(dG)

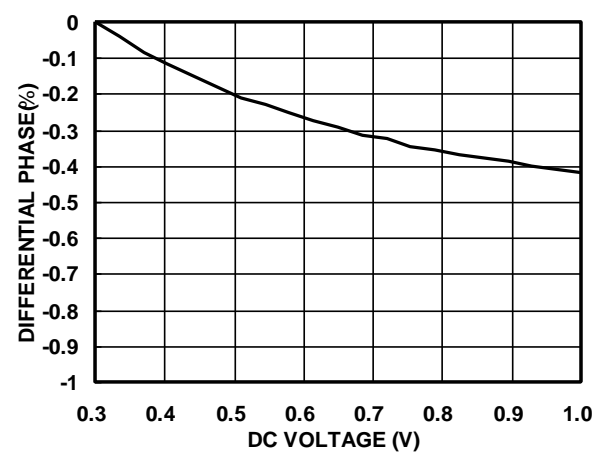


图 12. 微分相位(dP)

应用信息

TPF111 是一款单电源供电、轨至轨输出、单通道视频放大器，内部集成了同步头钳位电路，其典型的-3dB带宽为9MHz，压摆率典型值达38V/μs，但仅消耗3.85mA静态供电电流。该芯片非常适合用于需要具备极低功耗并且具有高带宽视频特性表现的标清视频信号应用。正如性能特征及特性所阐述的那样，TPF111针对便携式复合视频信号（CVBS）的应用进行了优化。

内部同步钳位

TPF111 采用先进的CMOS工艺，其输入、输出信号的范围为0~V_{DD}（电源电压）之间。由于该芯片内部集成了6dB增益的放大功能，其输入信号必须在0~V_{DD}/2之间。

如果输入视频信号的直流电平不确定，或者当某些视频DAC输出带有较大的DC电平时，其电压幅度超出TPF111的输入电压范围，为了实现电压匹配，则通常需要使用一个0.1μF的电容来实现交流耦合。这时，在TPF111的输入端需要用钳位电路或偏置电路来进行直流电平恢复。

另外，典型的嵌入式视频DAC通常使用地作为其最低的电位，这使得同步头电压最低可以到0V。对于大多数单电源放大器来说，0V输入信号将使得放大器输出级饱和，这会让同步头信号被截断，导致视频图像变差。

TPF111 具有内部同步钳位和直流电平移位功能，该电平移位功能可以将整个视频信号在进入放大器的输入级之前偏置到最佳电平。这些特性还包括将信号设置于靠近最佳的电压范围，以避免放大器的输出级饱和。

第一页的简化框图显示了TPF111同步钳位电路的基本工作原理。交流耦合视频同步信号被一个输入端的电流源拉向零电平。一旦同步头电位低于比较器的阈值40mV，比较器输出变成高电平，通过钳位电路将输入信号拉起，迫使电流流出耦合电容，直到输入电压又回到40mV，钳位电路随之关闭。这会迫使同步头始终钳位在40mV，并为整个视频信号的提供偏置。

一旦输入信号被钳位，其直流电位会被抬高80mV，之后通过2倍增益放大器将信号放大。

基线漂移及直流恢复

输入耦合电容值一般是根据系统的要求来选取。在典型的直流恢复应用中，使用NTSC制式的视频水平同步将导致60μs的保持时间（64μs行扫描时间减去4μs采样时间）。对于Y和CVBS通道，视频放大器输入偏置电流典型值为1.7μA，如果耦合电容为0.1μF，则输出电压会每行漂移约1mV。恢复放大器可以提供典型值为2.0mA的电流源对耦合电容充电，因此对于4μs的采样时间，输出电压可以每行被纠正80mV。色度通道的漂移小于1mV每行。

使用较小的电容会增大校正电压，同时会在保持阶段增大信号衰减。同样，使用一个较大的电容会减小对校正电压和信号衰减。“表1.”提供了充电校正电压和信号衰减的样本。

表1. Y和CVBS通道的充电存储电容值与校正电压和信号衰减的关系

CAP VALUE (nF)	DROOP IN 60μs (mV)	CHARGE IN 4μs (mV)
100	1.2	68
1,000	0.12	6.8

低通滤波器-Sallen Key

“Sallen Key”是一种经典的低通滤波器结构。它提供了非常稳定的低通功能，TPF111采用了优化的低通滤波器结构，有六个极点。这六个极点由3个二阶的“Sallen Key”滤波器串联连接而成。

输出耦合

TPF111 的输出端可以采用“交流耦合”或“直流耦合”。如果采用“交流耦合”，推荐使用220μF的耦合电容，以确保低频率信号能够通过，防止视频跨线“倾斜”或“衰减”。

TPF111 具备较大的驱动能力，这使得它允许输出“直流耦合”到视频负载，而无需任何的交流耦合电容，以节省电路板空间和成本，并消除输出信号的任何“倾斜”或“偏移”的可能。但这会需要较大的供应电流，因为信号的直流分量将消耗在负载电阻中。“交流耦合”时负载电流典型值为1.0mA，而直流耦合的典型负载电流则需要6.6mA (1V, 150Ω)。

输出驱动能力和功率损耗

TPF111 具有很高的输出驱动能力，输出电流可以高达65mA，因此允许驱动2路视频线路或允许驱动75Ω。但是，这种大电流驱动的应用需要在设计使用上特别被关注，以保证芯片稳定工作在最大允许的结温下。

因此，在驱动2路视频线路（75Ω负载）时，应当特别关注最大结温的计算。TPF111在一定的负载电流条件下，有可能超过+150°C的绝对最大结温。所以，有必要根据应用来计算最大结温，由此来确定负载条件或者封装类型是否需要进行修改，以保证放大器工作在一定的安全区域内。根据以下的公式来确定封装允许的最大功耗：

$$PD_{MAX} = \frac{T_{JMAX} - T_{AMAX}}{\theta_{JA}}$$

在此：

T_{JMAX} = Maximum junction temperature

T_{AMAX} = Maximum ambient temperature
 Θ_{JA} = Thermal resistance of the package

IC实际上产生的最大功耗为总静态电源电流乘以总供电电压再加上IC由于负载产生的功耗，即：

$$PD_{MAX} = V_s \times I_{SMAX} + (V_s - V_{OUT}) \times \frac{V_{OUT}}{R_L}$$

在此：

V_s = Supply voltage
 I_{SMAX} = Maximum quiescent supply current
 V_{OUT} = Maximum output voltage of the application
 R_{LOAD} = Load resistance tied to ground

此外，TPF111具备内部的短路保护电路。如果输出无限接近短路，输出电流将不被允许超过±65mA，以使芯片功耗不会过大而造成其内部过热，同时避免电流过大最终危及金属完整性。对

于瞬态的短路，产品也是安全的。在视频应用中，可以使用75Ω的匹配电阻，它会提供额外的短路保护，同时应该尽量避免输出短路，以免损坏器件。

电源旁路印刷电路板布局

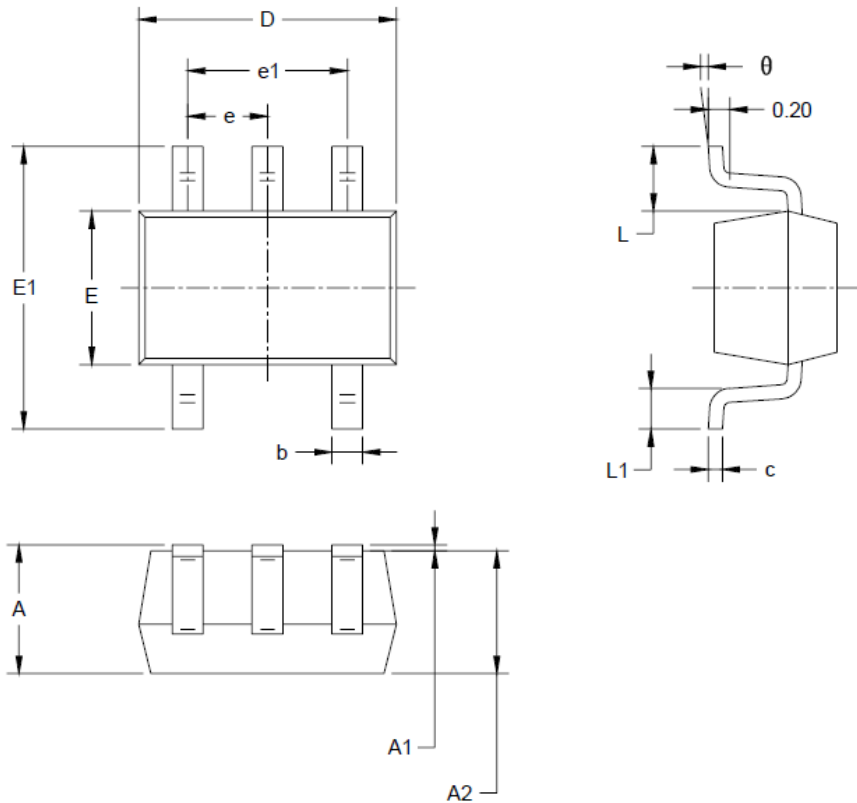
TPF111 与其他最新的运算放大器一样，为了获得最佳性能，需要对其进行良好的印刷电路板布局：引线长度应尽可能短，电源引脚必须很好的旁路以减少振荡风险。对于一般性的单电源供电，在“+ V_s ”和“GND”间“并联放置”一个4.7μF的钽电容和一个0.1μF的陶瓷电容即可。

相关产品选型指南

产品型号	产品描述	注解
TPF110 /TPF110L	超低功耗、具有关断功能及 SAG 校正的、1 通道六阶 9MHz 视频滤波驱动器	TPF110: 静态电流 3.9mA, THD 0.1% TPF110L: 静态电流 2mA, THD 0.2%
TPF113	极低功耗、具有六阶 9MHz 低通滤波器和 6dB 增益的、3 通道 SD 视频缓冲器	3V/5V, 三个 SD 通道适用于 CVBS、S-Video(YC)、Y'Pb'Pr'-480i/576i、Y'U'V' 或 RGB 视频信号
TPF114	具有六阶 9MHz 低通滤波器和 6dB 增益的、4 通道 SDTV 视频放大器，支持 CVBS 复合视频和分量视频	3V/5V, 四个 SDTV 通道适用于 CVBS、S-Video、Y'Pb'Pr'-480i/576i、Y'U'V'或 RGB
TPF116	具有六阶 9MHz 滤波器和 6dB 增益的、6 通道 SDTV 视频缓冲器，支持 CVBS、S-视频和分量视频	3V/5V, 六个 SDTV 通道适用于 CVBS、S-Video、Y'Pb'Pr'-480i/576i、Y'U'V'或 RGB, 极低功耗
TPF123	超低功耗、具有 18MHz 低通滤波器、3 通道 EDTV 视频线路驱动器	六阶 18MHz 低通滤波适合 Y'Pb'Pr'-480p/576p, 6dB 增益, 支持 3V/5V
TPF133	超低功耗、具有 36MHz 滤波器和 6dB 增益、3 通道 HD 视频滤波驱动器	六阶 36MHz 滤波适合高清视频, 支持 3V/5V
TPF134	具有 1-SD 和 3-HD 滤波器和 6dB 增益的、4 通道视频滤波驱动器	一个SD通道用于CVBS复合视频, 三个HD通道用于Y'Pb'Pr'-1080i/720p、R'G'B'或VGA/SVGA/XGA
TPF136	极低功耗、具有 3-SD 和 3-HD 六阶滤波器和 6dB 增益的、6 通道视频缓冲器	三个 SD 通道用于 CVBS、YC 或 Y'Pb'Pr'-480i/576i, 三个 HD 通道用于 Y'Pb'Pr'-1080i/720p、R'G'B'/VGA
TPF143	超低功耗、6dB 增益、3 通道全高清(1080p)视频滤波驱动器	支持 3V/5V, 六阶 72MHz 视频重构滤波器适合全高清 1080p
TPF144	具有 1-SD 和 3-全高清(1080p)滤波器和 6dB 增益的、4 通道视频放大器	3V/5V, 一个 SDTV 通道用于 CVBS, 三个全高清(1080p60)通道用于 Y'Pb'Pr', R'G'B'或 RGB 输出
TPF146	极低功耗、具有 3-SD 和 3-全高清(1080p)六阶滤波器和 6dB 增益的、6 通道视频缓冲器	三个 SD 通道用于 CVBS, YC 或 Y'Pb'Pr'-480i/576i, 三个全高清通道用于 Y'Pb'Pr'-1080p、R'G'B'或 Computer RGB 输出
TPF153	超低功耗、3 通道 6dB 增益视频缓冲器	Bypass 220MHz with 1,000 V/μs Slew Rate for Y'Pb'Pr' or R'G'B' signal buffering and driving

封装信息

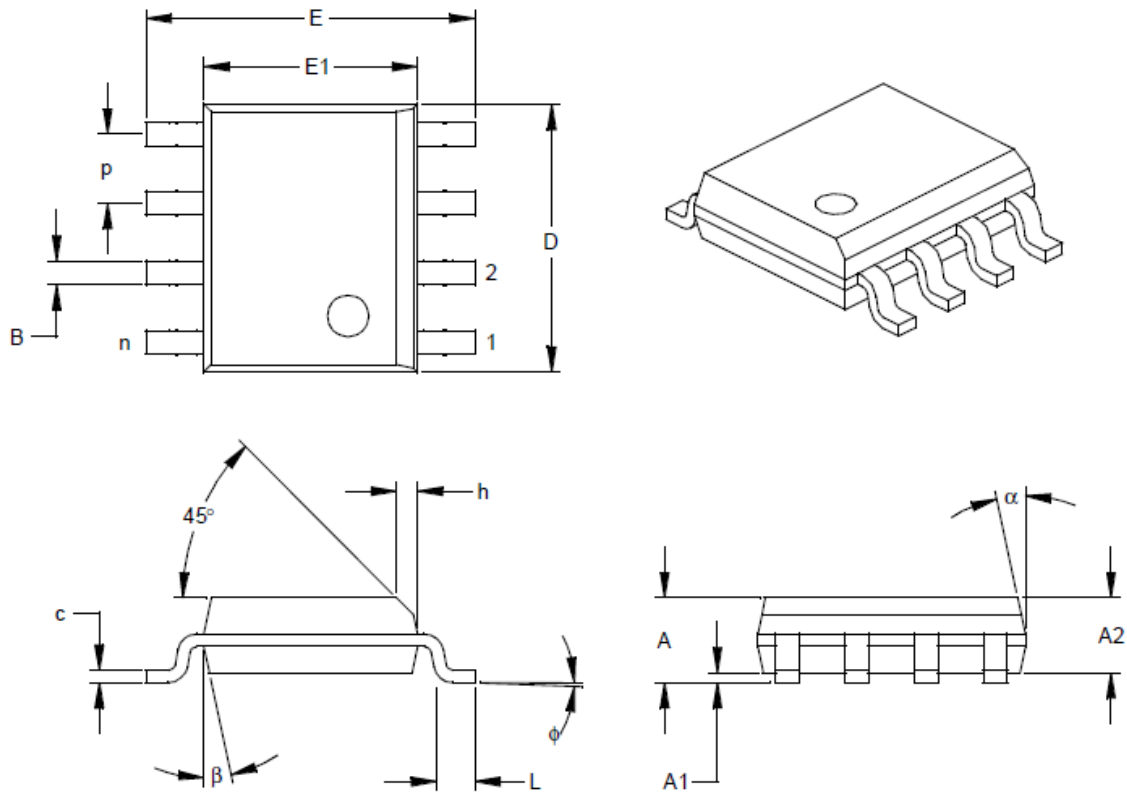
5 引脚 SC70 封装——主体 2.10*1.25 mm [SC70_N]



	单位	英寸			毫米		
		尺寸范围	最小	正常	最大	最小	正常
引脚数	n		5			5	
引脚间距	e		.026			0.65	
	e1		.051			1.30	
总高度	A	.035		.043	0.90		1.10
塑模封装厚度	A2	.035		.039	0.90		1.00
悬空间隙	A1	.000		.004	0.00		0.10
塑模封装宽度	E	.045		.053	1.15		1.35
总宽度	E1	.085		.096	2.15		2.45
总长度	D	.079	.087	.197	2.00		2.20
底脚长度	L		.021			0.525	
	L1	.01		.018	0.26		0.46
底角倾斜角	ϕ	0	4	8	0	4	8
引脚厚度	c	.003		.006	0.08		0.15
引脚宽度	b	.006		.014	0.15		0.35

封装信息

8 引脚标准塑封小型封装——主体 3.90 mm [SOIC_N]



尺寸范围	单位	英寸			毫米		
		最小	正常	最大	最小	正常	最大
引脚数	n		8			8	
引脚间距	p		.050			1.27	
总高度	A	.053	.061	.069	1.35	1.55	1.75
塑模封装厚度	A2	.052	.056	.061	1.32	1.42	1.55
悬空间隙	A1	.004	.007	.010	0.10	0.18	0.25
总宽度	E	.228	.237	.244	5.79	6.02	6.20
塑模封装宽度	E1	.146	.154	.157	3.71	3.91	3.99
总长度	D	.189	.193	.197	4.80	4.90	5.00
斜面投影距离	h	.010	.015	.020	0.25	0.38	0.51
底脚长度	L	.019	.025	.030	0.48	0.62	0.76
底角倾斜角	ϕ	0	4	8	0	4	8
引脚厚度	c	.008	.009	.010	0.20	0.23	0.25
引脚宽度	B	.013	.017	.020	0.33	0.42	0.51
塑模顶部锥度	α	0	12	15	0	12	15
塑模底部锥度	β	0	12	15	0	12	15

注：尺寸D 和E1 不包括塑模毛边或突起。每侧的塑模毛边或突起不得超过0.010 英寸（0.254mm）。

IMPORTANT NOTICE

"PRELIMINARY" PRODUCT INFORMATION DESCRIBES PRODUCTS THAT ARE IN PRODUCTION, BUT FOR WHICH FULL CHARACTERIZATION DATA IS NOT YET AVAILABLE.

3PEAKIC MICROELECTRONICS CO. LTD BELIEVES THAT THE INFORMATION CONTAINED IN THIS DOCUMENT IS ACCURATE AND RELIABLE. HOWEVER, THE INFORMATION IS SUBJECT TO CHANGE WITHOUT NOTICE AND IS PROVIDED "AS IS" WITHOUT WARRANTY OF ANY KIND (EXPRESS OR IMPLIED). CUSTOMERS ARE ADVISED TO OBTAIN THE LATEST VERSION OF RELEVANT INFORMATION TO VERIFY, BEFORE PLACING ORDERS, THAT INFORMATION BEING RELIED ON IS CURRENT AND COMPLETE. ALL PRODUCTS ARE SOLD SUBJECT TO THE TERMS AND CONDITIONS OF SALE SUPPLIED AT THE TIME OF ORDER ACKNOWLEDGMENT, INCLUDING THOSE PERTAINING TO WARRANTY, INDEMNIFICATION, AND LIMITATION OF LIABILITY. NO RESPONSIBILITY IS ASSUMED BY 3PEAKIC MICROELECTRONICS CO. LTD FOR THE USE OF THIS INFORMATION, INCLUDING USE OF THIS INFORMATION AS THE BASIS FOR MANUFACTURE OR SALE OF ANY ITEMS, OR FOR INFRINGEMENT OF PATENTS OR OTHER RIGHTS OF THIRD PARTIES. THIS DOCUMENT IS THE PROPERTY OF 3PEAKIC MICROELECTRONICS CO. LTD AND BY FURNISHING THIS INFORMATION, 3PEAKIC MICROELECTRONICS CO. LTD GRANTS NO LICENSE, EXPRESS OR IMPLIED UNDER ANY PATENTS, MASK WORK RIGHTS, COPYRIGHTS, TRADEMARKS, TRADE SECRETS OR OTHER INTELLECTUAL PROPERTY RIGHTS. 3PEAKIC MICROELECTRONICS CO. LTD OWNS THE COPYRIGHTS ASSOCIATED WITH THE INFORMATION CONTAINED HEREIN AND GIVES CONSENT FOR COPIES TO BE MADE OF THE INFORMATION ONLY FOR USE WITHIN YOUR ORGANIZATION WITH RESPECT TO 3PEAKIC MICROELECTRONICS CO. LTD INTEGRATED CIRCUITS OR OTHER PRODUCTS OF 3PEAKIC MICROELECTRONICS CO. LTD. THIS CONSENT DOES NOT EXTEND TO OTHER COPYING SUCH AS COPYING FOR GENERAL DISTRIBUTION, ADVERTISING OR PROMOTIONAL PURPOSES, OR FOR CREATING ANY WORK FOR RESALE.

CERTAIN APPLICATIONS USING SEMICONDUCTOR PRODUCTS MAY INVOLVE POTENTIAL RISKS OF DEATH, PERSONAL INJURY, OR SEVERE PROPERTY OR ENVIRONMENTAL DAMAGE ("CRITICAL APPLICATIONS"). 3PEAKIC MICROELECTRONICS CO. LTD PRODUCTS ARE NOT DESIGNED, AUTHORIZED OR WARRANTED FOR USE IN AIRCRAFT SYSTEMS, MILITARY APPLICATIONS, PRODUCTS SURGICALLY IMPLANTED INTO THE BODY, AUTOMOTIVE SAFETY OR SECURITY DEVICES, LIFE SUPPORT PRODUCTS OR OTHER CRITICAL APPLICATIONS. INCLUSION OF 3PEAKIC MICROELECTRONICS CO. LTD PRODUCTS IN SUCH APPLICATIONS IS UNDERSTOOD TO BE FULLY AT THE CUSTOMER'S RISK AND INCLUSION DISCLAIMS AND MAKES NO WARRANTY, EXPRESS, STATUTORY OR IMPLIED, INCLUDING THE IMPLIED WARRANTIES OF MERCHANTABILITY AND FITNESS FOR PARTICULAR PURPOSE, WITH REGARD TO ANY DISCLAIMS PRODUCT THAT IS USED IN SUCH A MANNER. IF THE CUSTOMER OR CUSTOMER'S CUSTOMER USES OR PERMITS THE USE OF 3PEAKIC MICROELECTRONICS CO. LTD PRODUCTS IN CRITICAL APPLICATIONS, CUSTOMER AGREES, BY SUCH USE, TO FULLY INDEMNIFY 3PEAKIC MICROELECTRONICS CO. LTD, ITS OFFICERS, DIRECTORS, EMPLOYEES, DISTRIBUTORS AND OTHER AGENTS FROM ANY AND ALL LIABILITY, INCLUDING ATTORNEYS' FEES AND COSTS, THAT MAY RESULT FROM OR ARISE IN CONNECTION WITH THESE USES.

THE LOGO DESIGNS OF 3PEAKIC MICROELECTRONICS CO. LTD ARE TRADEMARKS OF DESIGNS. ALL OTHER BRAND AND PRODUCT NAMES IN THIS DOCUMENT MAY BE TRADEMARKS OR SERVICE MARKS OF THEIR RESPECTIVE OWNERS.

Contact information:

USA: 635 W. Alma School Road, Suite102

Chandler, USA.

AZ 85234

Shanghai-China: Room 401-407 No.1278 Keyuan Road,

Zhangjiang High-tech Park, Pudong New District,

Shanghai, China

Zip Code: 201203

Suzhou-China: Suite 304, Building B2, Creative Industrial Park,

No.328 Xinghu Street, Industrial Park,

Suzhou, Jiangsu Province, China

Zip Code: 215123

单击下面可查看定价，库存，交付和生命周期等信息

[>>3PEAK\(思瑞浦\)](#)