

### IV1Q06060L1G - 650V $60m\Omega$ SiC MOSFET

### 特点

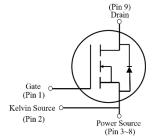
- 高压、低导通电阻
- 高速、寄生电容小
- 高工作结温
- 快速恢复体二极管
- 开尔文连接驱动

### 应用

- UPS 电源
- 电机驱动
- EV/HEV 驱动
- 高压 DC/DC 变换器
- 开关电源

### 封装示意图:







**TOLL** 

### 丝印示意图:

1Q06060L1G **YYWWZ XXXX**  1Q06060L1G= Specific Device Code YY = Year

WW Z = Work Week = Assembly Location XXXX = Lot Traceability

## 最大额定值 (T<sub>c</sub>=25°C, 特殊说明除外)

符号	参数说明	典型值	单位	测试条件	备注
V <sub>DS</sub>	漏源电压	650	V	V <sub>GS</sub> =0V, I <sub>D</sub> =100μA	
$V_{GSmax}(DC)$	最大直流栅源电压	-5 to 22	V	静态 (DC)	
V <sub>GSmax</sub> (Spike)	最大尖峰栅源电压	-10 to 25	V	<1%占空比,脉冲宽度 <200ns	
$V_{GSon}$	推荐使用的开通栅源电压	20±0.5	V		
V <sub>GSoff</sub>	推荐使用的关断栅源电压	-3.5 to -2	V		
1	是十泥沥丸涂	46	Α	V <sub>GS</sub> =20V, T <sub>C</sub> =25°C	图 21
l <sub>D</sub>	最大漏源电流 	33	Α	V <sub>GS</sub> =20V, T <sub>C</sub> =100°C	图 21
I <sub>DM</sub>	最大脉冲漏源电流	115	Α	根据器件安全工作区确定	图 24
Ртот	最大耗散功率	181	W	Tc=25°C	图 22
T <sub>stg</sub>	存储温度范围	-55 to 175	°C		
T <sub>J</sub>	工作结温范围	-55 to 175	°C		
Τι	焊接温度	260	°C	引线处波峰焊接,距外壳 1.6 毫米,持续不超过 10 秒	

### 热阻特性

符号	参数说明	典型值	单位	备注
$R_{\theta(J-C)}$	结到外壳的热阻	0.824	°C/W	图 23



## 电学特性 (Tc=25℃, 特殊说明除外)

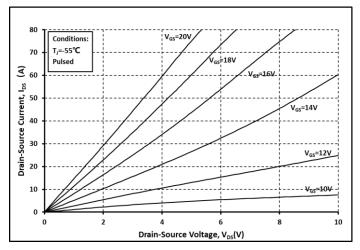
符号	参数说明	规范值		单位	测试条件	备注		
		最小	典型	最大				
I <sub>DSS</sub>	关断时的漏极漏电流		5	100	μΑ	V <sub>DS</sub> =650V, V <sub>GS</sub> =0V		
Igss	栅极漏电流			±100	nA	V <sub>DS</sub> =0V, V <sub>GS</sub> =-5~20V		
		1.8	2.8	5	V	$V_{GS}=V_{DS}$ , $I_{D}=3.9$ mA		
$V_{TH}$	阈值电压		2.1			V <sub>GS</sub> =V <sub>DS</sub> , I <sub>D</sub> =3.9mA @ T <sub>J</sub> =175°C	图 8, 9	
D	已泽山阳		60	80	mΩ	V <sub>GS</sub> =20V, I <sub>D</sub> =15A @T <sub>J</sub> =25°C	图 4, 5, 6,	
Ron	导通电阻 		80		mΩ	V <sub>GS</sub> =20V, I <sub>D</sub> =15A @T <sub>J</sub> =175°C	7	
Ciss	输入电容		1640		рF			
Coss	输出电容		130		рF	$V_{DS} = 600V$ , $V_{GS} = 0V$ ,	图 16	
Crss	反向传输电容		4.2		рF	f=1MHz, V <sub>AC</sub> =25mV		
Eoss	输出电容存储能量		25		μЈ		图 17	
Qg	栅极总电荷		69.5		nC	V <sub>DS</sub> =400V, I <sub>D</sub> =15A,	图 18	
$Q_{\text{gs}}$	栅源电荷		21.8		nC	$V_{GS} = -5V \text{ to } 20V$		
$Q_{\text{gd}}$	栅漏电荷		21.6		nC	VGS=-3V tO 20V		
$R_g$	栅极输入电阻		2		Ω	f=1MHz		
Eon	导通能量		84.4		μJ			
Eoff	关断能量		16.7		μЈ	V <sub>DS</sub> =400V, I <sub>D</sub> =15A,	图 19, 20	
t <sub>d(on)</sub>	导通延迟时间		7.2			$V_{GS} = -3.5V$ to 20V,		
tr	上升时间		11.5		ne	$R_{G(ext)}=4.7\Omega$ ,	图 19, 20	
t <sub>d(off)</sub>	关断延迟时间		21		ns	L=250μH		
t <sub>f</sub>	下降时间		10.2					

# **体二极管特性** (T<sub>c</sub>=25℃, 特殊说明除外)

符号	参数说明	规范值			单位	测试条件	备注
		最小	典型	最大			
			3.8		V	$I_{SD}$ =15A, $V_{GS}$ =0V	图 10,11,
$V_{\text{SD}}$	正向电压		3.5		<b>V</b>	I <sub>SD</sub> =15A, V <sub>GS</sub> =0V, T <sub>J</sub> =175°C	12 10, 11,
t <sub>rr</sub>	反向恢复时间		11.3		ns	V <sub>DS</sub> =400V, I <sub>D</sub> =15A,	
Qrr	反向恢复电荷		100.3		nC	$V_{GS}$ =-3.5V to 20V, $R_{G(ext)}$ =15 $\Omega$ ,	
Irrm	反向恢复峰值电流		17.7		А	L=250μH di/dt=3000A/μs	



### 典型特征曲线



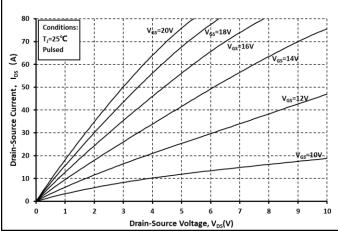
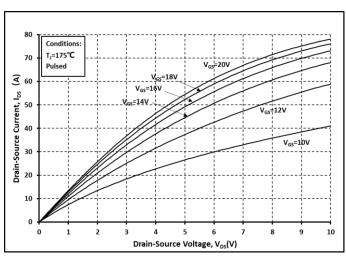


图.1 输出曲线 @ T<sub>1</sub>=-55°C

图. 2 输出曲线 @ T<sub>1</sub>=25°C



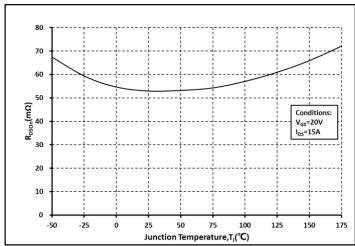
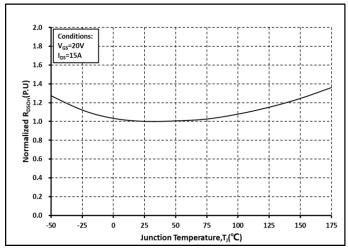


图. 3 输出曲线 @ T₁=175℃

图. 4 Ron 和温度关系曲线



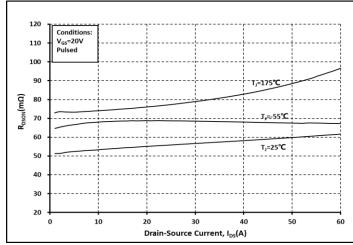
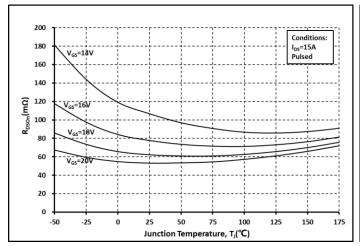


图. 5 归一化的 Ron 和温度关系曲线

图. 6 各温度下的 Ron 和 los 关系曲线





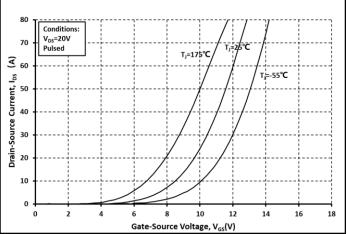
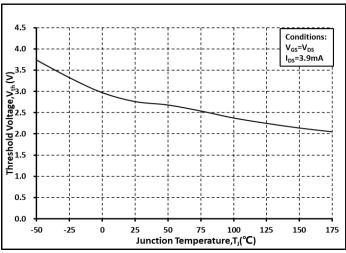


图. 7 各 Vcs 下的 Ron 和温度关系曲线

图.8 各温度下的传输特性曲线



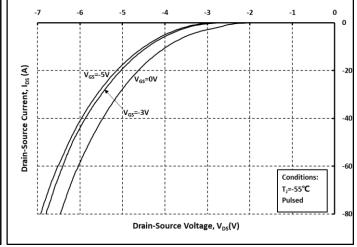
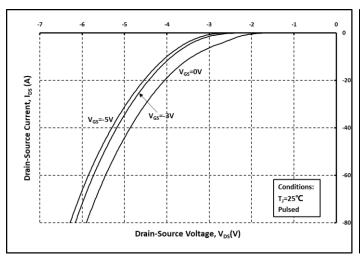


图.9 阈值电压随温度变化曲线

图. 10 体二极管导通曲线 @ T₁=-55°C



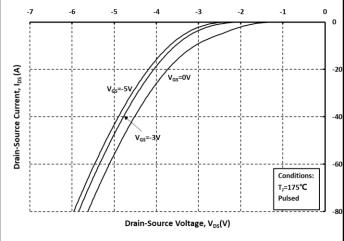
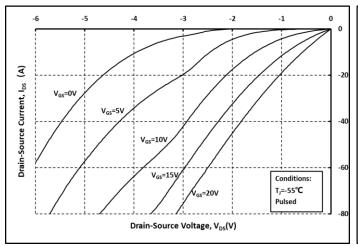


图. 11 体二极管导通曲线 @ T₁=25℃

图. 12 体二极管导通曲线 @ T<sub>1</sub>=175°C





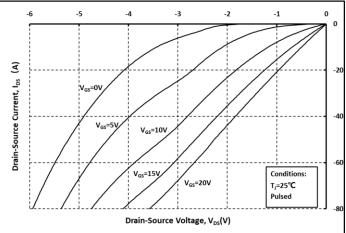
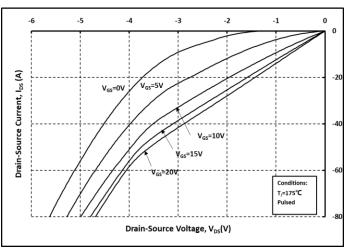


图. 13 第三象限曲线 @ T<sub>1</sub>=-55°C

图. 14 第三象限曲线 @ T<sub>i</sub>=25°C



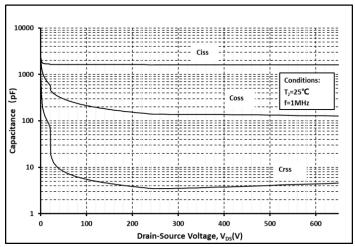
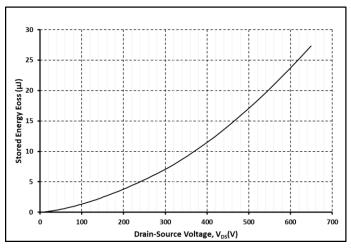


图. 15 第三象限曲线 @ T₁=175°C

图. 16 各电容和 Vps 关系曲线



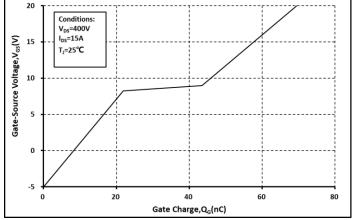
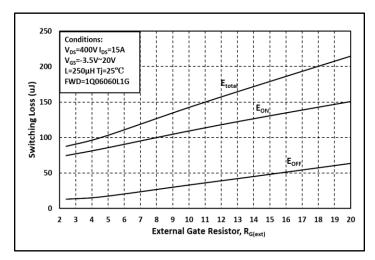


图. 17 输出电容存储能量曲线

图. 18 栅电荷特征曲线





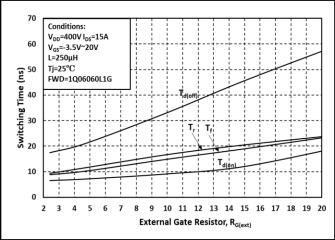
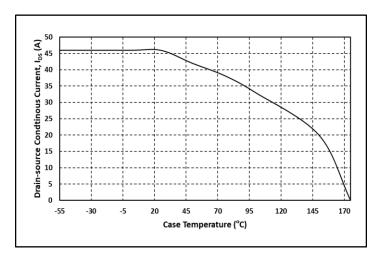


图. 19 开关能量和栅极电阻 RG(ext) 关系曲线

图. 20 开关时间和栅极电阻 RG(ext) 关系曲线



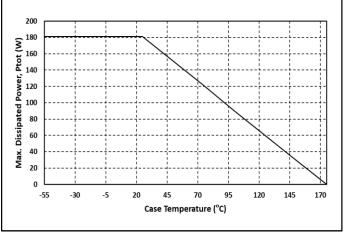
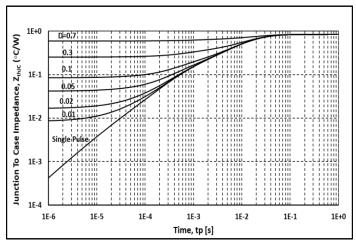


图. 21 漏端电流和温度关系曲线

图. 22 最大功耗降额和温度关系曲线



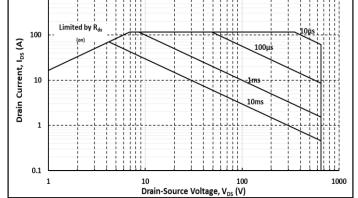


图. 23 热阻曲线

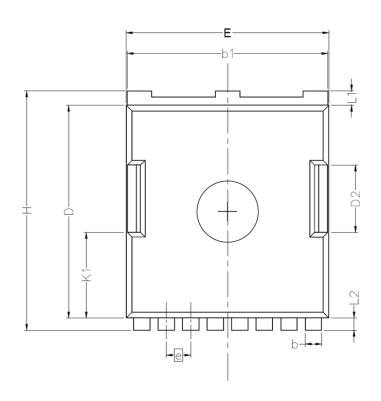
图. 24 安全工作区示意图

www.inventchip.com.cn 版本 1.0

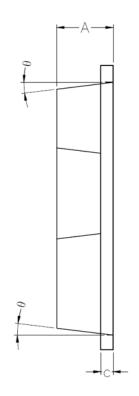
1000

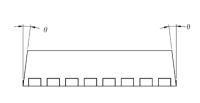


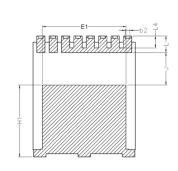
## 封装尺寸



Dimensions In Millimeters							
SYMBOL	MIN.	MAX.					
Α	2.20	2.40					
b	0.70	0.90					
b1	9.70	9.90					
b2	0.42	0.50					
С	0.40	0.60					
D	10.28	10.58					
D2	3.10	3.50					
E	9.7	10.10					
E1	7.90	8.30					
е	1.20 BSC						
Η	11.48	11.88					
H1	6.75	7.15					
Ν	8						
J	3.00	3.30					
K1	3.98	4.38					
L	1.40	1.80					
L1	0.60	0.80					
L2	0.50	0.70					
L4	1.00	1,30					
θ	4°	10°					







### 说明:

1. 封装标准参考: JEDEC TOLL, Variation AD

2. 以上单位为: 毫米

△3 需要开槽,槽口可为圆形

<u>4</u> 尺寸 D 和 E 不包括模具溢料

1. 如有变更,不另行通知



### 说明

欲了解更多的产品及公司信息,敬请联系 IVCT 公司办公人员或登录公司网站。 Copyright©2022 InventChip Technology Co., Ltd. All rights reserved. 本文档中的信息如有变更,恕不另行通知。

### 相关链接

http://www.inventchip.com.cn



## 单击下面可查看定价,库存,交付和生命周期等信息

>>Inventchip(膽芯电子)