クロック用水晶発振器 Clock Crystal Oscillators クロック用水晶発振器の製品検索はこちら





Clock MC-Kシリーズ 〔車載用〕

CMOS/ 1.8V, 2.5V, 3.3V/ 2.0×1.6, 2.5×2.0, 3.2×2.5, 5.0×3.2, 7.0×5.0mm



■特長

- ●対応周波数 1.5~160MHz
- ●CMOS出力
- ●電源電圧 1.6~3.63V
- ●低消費電流タイプ ●低位相ノイズ
- ●低担相ノイス

■用途

●車載レーダー、カメラ、ナビゲーション、センサー、
ミラー、ヘッドライト

■周波数許容偏差(Overall)

許容	肾偏差	動作温度範囲	備考		
コード	× 10 ⁻⁶	(°C)	1111 ~5		
G	± 50	$-40 \sim +85$			
6	± 50	$-40 \sim +105$	標準仕様		
X	± 100	$-40 \sim +125$			

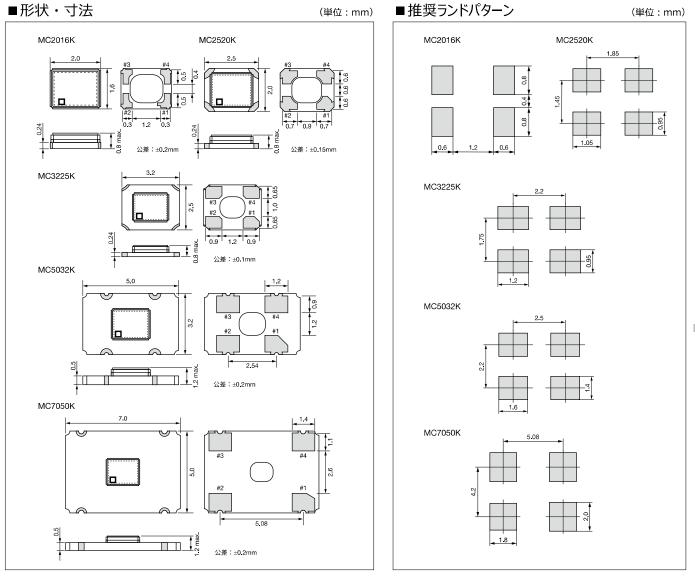
■品名表示方法 <u>MC□□□□K</u> <u>25.0000</u> <u>C</u> <u>1</u> <u>□</u> <u>E</u> <u>SH</u> ① ② ③ ④ ⑤ ⑥ ⑦

①型名 MC2016K 2016サイズ MC2520K 2520サイズ MC3225K 3225サイズ MC5032K 5032サイズ MC7050K 7050サイズ ②出力周波数(25.0000:25MHz) ③出力形態(C:CMOS) ④電源電圧 1.8V/2.5V/3.3V兼用 ⑤周波数許容偏差(左記表を参照ください) ⑥シンメトリ/INH機能 E 45/55%

⑦個別仕様(カタログ仕様は「SH」になります)

包装形態 テーピング

MC7050Z/ MC75032Z	1000個/ リール
MC3225Z/ MC2520Z/ MC2016Z	2000個/ リール



クロック用発振器





Clock MC-Kシリーズ 〔車載用〕

CMOS/ 1.8V、2.5V、3.3V/ 2.0×1.6、2.5×2.0、3.2×2.5、5.0×3.2、7.0×5.0mm

■規格

■規格							
項目	記号		条件	Min.	Max.	単 位	
出力周波数範囲*	fo			1.5	160	MHz	
周波数許容偏差	f_tol	初期偏差、動作温度範囲内で の温度特性、電源電圧変動、 負荷容量変動、経年変化(1		-50	+50	×10 ⁻⁶	
		year @25℃)、振 含む	動・衝撃を Temp.:-40~+125℃	-100	+100		
保存温度範囲	T_stg			-55	+125	ĉ	
				-40	+85		
動作温度範囲	T_use			-40	+105	°C	
				-40	+125		
最大定格電圧	-			-0.3	+4.0	V	
電源電圧	Vcc	Code④ : 1 : 1.5≤		+1.60	+3.63	v	
		Code④:2:125<		+2.25	+3.63		
			1.6≤Vcc≤2.25V	_	2.5	-	
		1.5≤F0≤24MHz	2.25 <vcc≤2.8v< td=""><td></td><td>3.0</td></vcc≤2.8v<>		3.0		
			2.8 <vcc≤3.63v< td=""><td></td><td>3.5</td></vcc≤3.63v<>		3.5		
		24.50 (40)41	1.6≤Vcc≤2.25V	_	3.5		
		24 <f0≤40mhz< td=""><td>2.25<vcc≤2.8v< td=""><td>_</td><td>4.5</td><td colspan="2">- </td></vcc≤2.8v<></td></f0≤40mhz<>	2.25 <vcc≤2.8v< td=""><td>_</td><td>4.5</td><td colspan="2">- </td></vcc≤2.8v<>	_	4.5	-	
			2.8 <vcc≤3.63v< td=""><td>_</td><td>5.0</td><td rowspan="3"></td></vcc≤3.63v<>	_	5.0		
			1.6≤Vcc≤2.25V	_	5.0		
消費電流	T	40 <f0≤62.5mhz< td=""><td>2.25<vcc≤2.8v< td=""><td></td><td>5.5 6.0</td></vcc≤2.8v<></td></f0≤62.5mhz<>	2.25 <vcc≤2.8v< td=""><td></td><td>5.5 6.0</td></vcc≤2.8v<>		5.5 6.0		
(最大負荷時)	Icc		2.8 <vcc≤3.63v< td=""><td></td><td></td><td>mA</td></vcc≤3.63v<>			mA	
			1.6≤Vcc≤2.25V 2.25 <vcc≤2.8v< td=""><td></td><td>6.0 6.5</td><td></td></vcc≤2.8v<>		6.0 6.5		
		62.5 <f0≤80mhz< td=""><td>2.25×VCC≥2.8V 2.8<vcc≤3.63v< td=""><td></td><td>8.0</td><td></td></vcc≤3.63v<></td></f0≤80mhz<>	2.25×VCC≥2.8V 2.8 <vcc≤3.63v< td=""><td></td><td>8.0</td><td></td></vcc≤3.63v<>		8.0		
			1.6≤Vcc≤2.25V		11.0		
		90~E0<12EMU-	2.25 <vcc≤2.25v< td=""><td></td><td>11.0</td><td rowspan="4">-</td></vcc≤2.25v<>		11.0	-	
		80 <f0≤125mhz< td=""><td>2.25×VCC≤2.8V 2.8<vcc≤3.63v< td=""><td></td><td>14.0</td></vcc≤3.63v<></td></f0≤125mhz<>	2.25×VCC≤2.8V 2.8 <vcc≤3.63v< td=""><td></td><td>14.0</td></vcc≤3.63v<>		14.0		
			2.25 <vcc≤2.8v< td=""><td></td><td>25.0</td></vcc≤2.8v<>		25.0		
		125 <f0≤160mhz< td=""><td>2.8<vcc≤3.63v< td=""><td></td><td>23.0</td></vcc≤3.63v<></td></f0≤160mhz<>	2.8 <vcc≤3.63v< td=""><td></td><td>23.0</td></vcc≤3.63v<>		23.0		
		1.5≤F0≤80MHz	2.0 \ \ (C=3.03 \		5.0		
スタンバイ時電流	I_std	80 <f0≤160mhz< td=""><td></td><td></td><td>10.0</td><td>μA</td></f0≤160mhz<>			10.0	μA	
	SYM	@50% Vcc		45	55	%	
		1.6≤Vcc≤2.25V		_	6.0	,,,	
立上り/ 立下り時間	Tr/ Tf	1.5≤F0≤80MHz	2.25 <vcc≤2.8v< td=""><td>_</td><td>5.0</td><td rowspan="2">ns</td></vcc≤2.8v<>	_	5.0	ns	
(10%~90% Output			2.8 <vcc≤3.63v< td=""><td>_</td><td>4.5</td></vcc≤3.63v<>	_	4.5		
Level)		80 <f0≤125mhz< td=""><td>1.6<vcc≤3.63v< td=""><td>_</td><td>4.0</td><td></td></vcc≤3.63v<></td></f0≤125mhz<>	1.6 <vcc≤3.63v< td=""><td>_</td><td>4.0</td><td></td></vcc≤3.63v<>	_	4.0		
		125 <f0≤160mhz< td=""><td>2.25<vcc≤3.63v< td=""><td>_</td><td>2.5</td><td></td></vcc≤3.63v<></td></f0≤160mhz<>	2.25 <vcc≤3.63v< td=""><td>_</td><td>2.5</td><td></td></vcc≤3.63v<>	_	2.5		
Lレベル出力電圧	Vol	Io∟= 4mA (F0≤80	, IoL= 8mA (F0>80MHz)	_	10% Vcc	V	
Hレベル出力電圧	Vон	Іон= − 4mA (F0≤	80MHz), I _{OH} = -8mA (F0>80MHz)	90% Vcc	_	V	
出力負荷条件(CMOS)	L_CMOS			1	5	pF	
 Lレベル入力電圧	VIL			_	30% Vcc	V	
Hレベル入力電圧	VIH			70% Vcc	_	V	
		1.5≤F0≤80MHz		_	200		
ディセーブル時間	t_dis	80 <f0≤125mhz< td=""><td></td><td>_</td><td>100</td><td>ns</td></f0≤125mhz<>		_	100	ns	
		125 <f0≤160mhz< td=""><td></td><td>_</td><td>100</td><td></td></f0≤160mhz<>		_	100		
イネーブル時間	t_ena				5	ms	
発振開始時間	t_str	1.5≤F0≤80MHz			5		
		80 <f0≤125mhz< td=""><td>最小動作電圧を0 sec.とする</td><td>_</td><td>10</td><td>ms</td></f0≤125mhz<>	最小動作電圧を0 sec.とする	_	10	ms	
		125 <f0≤160mhz< td=""><td></td><td>_</td><td>10</td><td></td></f0≤160mhz<>		_	10		
	JSigma	1.5≤F0≤80MHz		_	5		
1Sigma Jitter		80 <f0≤125mhz< td=""><td>Wavecrest SIA-3000にて測定</td><td>_</td><td>4</td><td>ps</td></f0≤125mhz<>	Wavecrest SIA-3000にて測定	_	4	ps	
		125 <f0≤160mhz< td=""><td colspan="2">5<f0≤160mhz< td=""><td>3</td><td></td></f0≤160mhz<></td></f0≤160mhz<>	5 <f0≤160mhz< td=""><td>3</td><td></td></f0≤160mhz<>		3		
		1.5≤F0≤80MHz			50	1 1	
Peak to Peak JitterJрк-рк80 <f0≤125mhz< th=""></f0≤125mhz<>	80 <f0≤125mhz< td=""><td>Wavecrest SIA-3000にて測定</td><td></td><td>40</td><td>ps</td></f0≤125mhz<>	Wavecrest SIA-3000にて測定		40	ps		
		125 <f0≤160mhz< td=""><td></td><td>_</td><td>25</td><td></td></f0≤160mhz<>		_	25		
Phase Jitter	JPhase	@25MHz	$BW: 12kHz \sim 20MHz$	—	1.0	ps	





Clock MC-Kシリーズ 〔車載用〕

CMOS/ 1.8V, 2.5V, 3.3V/ 2.0×1.6, 2.5×2.0, 3.2×2.5, 5.0×3.2, 7.0×5.0mm

項目	記号	条件			Max.	単位	
	e –	@25MHz	@10Hz offset	Тур.	-89		
Phase Noise			@100Hz offset	Тур.	-119		
			@1kHz offset	Тур.	-143]	
			@10kHz offset	Typ. –157		dBc/ Hz	
			@100kHz offset	Typ160			
			@1MHz offset	Typ162			
			@10MHz offset	Тур.	-162]	

全ての電気的特性は最大負荷時、動作温度範囲内とします。 * レンジ外の周波数においては、お問い合わせください。

パッド配置			Stand-by Function		
#1	Stand-by Function		Pad1	Pad3 (Output)	
#2	Case GND		Open	Active	
#3	Output		"H" Level	Active	
#4	Vcc		"L" Level	High Z (発振停止)	

单击下面可查看定价,库存,交付和生命周期等信息

>>Kyocera(京瓷)