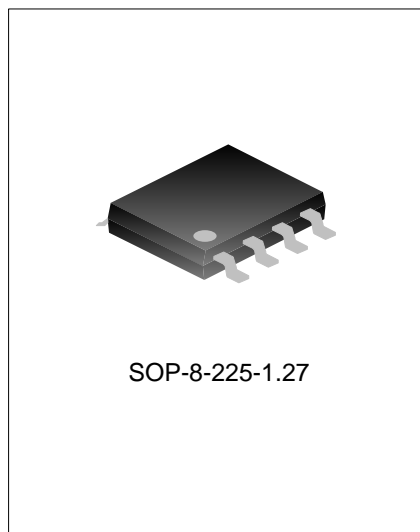


100V电流模式PWM控制器

描述

SD4931 是用于开关电源的内置 100V 高压 MOSFET 的电流模式 PWM 控制器。

SD4931 内置高压启动电路。在轻载下会进入打嗝模式，从而有效地降低系统的待机功耗。具有降频功能，进一步优化轻载条件下的转换效率。具有软启动功能，能够减小器件的应力，防止变压器饱和。有 VDD 打嗝功能，不仅防止 VDD 欠压重启，也有效地降低待机功耗。SD4931 内部还集成了各种异常状态的保护功能，包括：VDD 欠压保护，VDD 过压保护，前沿消隐，输出短路保护，过流保护，过温保护等。触发保护后，电路会不断自动重启，直到系统正常为止。



主要特点

- ◆ 20V 至 100V 输入电压
- ◆ 12~15V 输出电压
- ◆ 1A 输出电流
- ◆ 高压启动
- ◆ 轻载打嗝
- ◆ 降频
- ◆ 软启动
- ◆ VDD 打嗝
- ◆ VDD 欠压保护
- ◆ VDD 过压保护
- ◆ 前沿消隐
- ◆ 输出短路保护
- ◆ 过流保护
- ◆ 过温保护

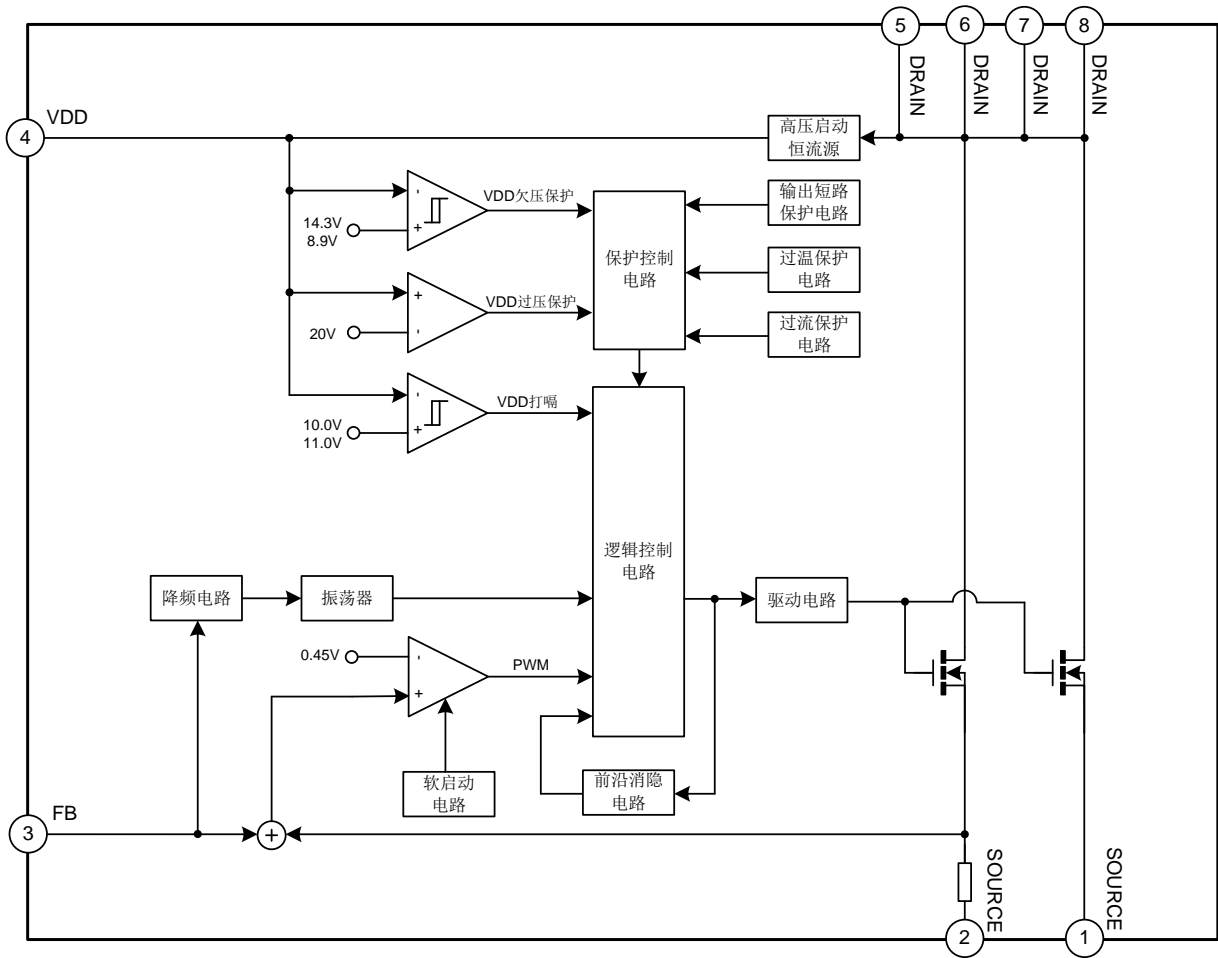
应用

- ◆ 平衡轮
- ◆ 以太网供电
- ◆ 电动自行车
- ◆ 电动工具

产品规格分类

产品名称	封装形式	打印名称	环保等级	包装
SD4931	SOP-8-225-1.27	SD4931	无卤	料管
SD4931TR	SOP-8-225-1.27	SD4931	无卤	编带

内部框图



极限参数

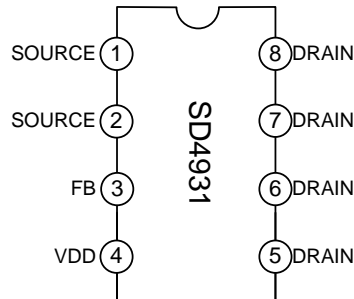
参 数	符 号	参 数 范 围	单 位
高压输入(DRAIN对SOURCE)	$V_{HV,MAX}$	100	V
供电电压(VDD对SOURCE)	$V_{DD,MAX}$	30	V
反馈电流	I_{FB}	3	mA
耗散功率	P_D	0.8	W
环境热阻	θ_{ja}	140	$^{\circ}C/W$
表面热阻	θ_{jc}	28	$^{\circ}C/W$
工作结温	T_J	150	$^{\circ}C$
工作温度范围	T_{amb}	-20~+85	$^{\circ}C$
贮存温度范围	T_{STG}	-55~+150	$^{\circ}C$

电气参数(除非特别说明, $V_{DD}=12V$; $T_{amb}=25^{\circ}C$)

参 数	符 号	测 试 条 件	最小值	典型值	最大值	单 位
高压启动						
充电电流	I_{HVC}	$V_{DD}=0V, V_{DRAIN}=100V$	--	1000	--	μA
关断漏电流	I_{HVS}	$V_{DD}=18V, V_{DRAIN}=100V$	--	3	--	μA
工作电压						
工作电压范围	VDD	启动后	10	--	18	V
没有开关时工作电流	IDD0	$I_{FB} = 2mA$;	--	0.75	--	mA
有开关时工作电流	IDD1	$I_{FB} = 0.5mA; I_D = 50mA$	--	1.7	--	mA
VDD端启动电压	VDD _{ON}		13.6	14.3	15.0	V
VDD端欠压保护点	VDD _{OFF}		8.3	8.9	9.5	V
VDD端启动/欠压迟滞	VDD _{HYS}		4.1	5.4	6.7	V
VDD端过压保护电压	VDD _{OV} P		18.5	20	21.5	V
VDD端箝位电压	VDD _{CLAMP}		21	22.5	24	V
VDD端打嗝点	VDD _{LOW}		10	10.7	11.5	V
VDD端打嗝点迟滞	VDD _{LOWHYS}		--	0.7	--	V
工作频率						
正常工作的开关频率	f_{SW1}		135	150	165	KHz
最大占空比	D_{MAX}		70	75	80	%
FB端降频开始点	IFB _{FD1}		--	615	--	μA
FB端降频结束点	IFB _{FD2}		--	685	--	μA
降频后的开关频率	f_{SW2}		--	60	--	KHz
反馈输入						
FB端 输入阻抗	RFB	$I_D = 0mA$	--	1.3	--	k Ω
FB端关断电流	IFB _{SD}		800	1000	1200	μA
FB端关断电流迟滞	IFB _{SDHYS}		--	70	--	μA
FB端过载保护检测电流	IFB _{OLP}		--	450	--	μA
FB端过载保护时工作电流	IDD _{FBOLP}	$I_{FB} = 0mA$;	--	4	--	mA
峰值限流						
峰值限制点	I_{PKLIM}	$V_{FB} = 0V$	1.7	2	2.3	A
电流采样关断延迟	t_d	$I_D = 0.2A$	--	300	--	ns
前沿消隐时间	t_{LEB}		--	200	--	ns
最小导通时间	t_{ONMIN}		--	500	--	ns
软启动时间	t_{SS}		--	6.4	--	ms
MOSFET						
导通阻抗	R_{dson}		--	0.4	--	Ω
过温保护						
温保检测点	T_{SD}		--	150	--	$^{\circ}C$

参 数	符 号	测 试 条 件	最小值	典型值	最大值	单 位
温保迟滞	T _{HYS}		--	20	--	°C

管脚排列图



管脚描述

管脚号	管脚名称	I/O	管脚描述
1, 2	SOURCE	I/O	功率MOSFET源极和控制电路的参考地
3	FB	I	反馈输入端
4	VDD	I/O	控制电路的供电电源
5, 6, 7, 8	DRAIN	I/O	功率 MOSFET 漏极

功能描述

SD4931 是用于开关电源的内置高压 MOSFET 的电流模式 PWM 控制器，内置高压启动电路，在轻载下会进入打嗝模式，具有降频、软启动、VDD 打嗝，还集成了 VDD 欠压保护、VDD 过压保护、前沿消隐、输出短路保护、过流保护、过温保护等各种异常状态的保护功能。

高压启动

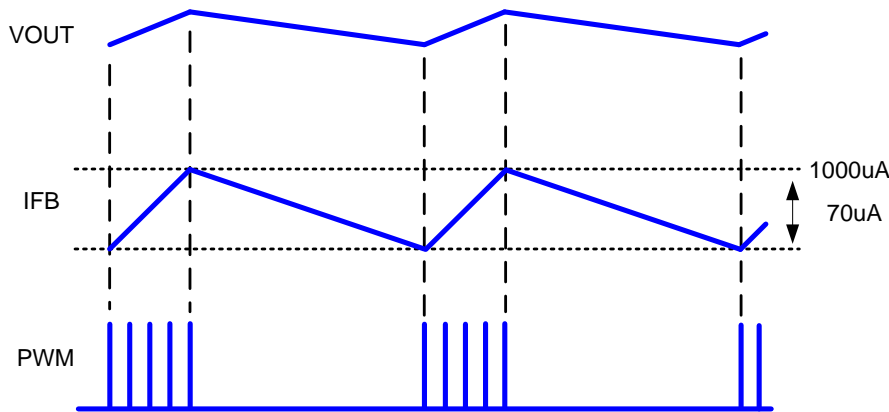
SD4931 内置高压启动电路。启动时，输入电压从 DRAIN 端通过内置高压启动恒流源，对 VDD 端外置电容进行充电，充电电流为 1mA，使得 VDD 电压上升，当升至启动电压 14.3V 时，将高压启动恒流源关断，则 DRAIN 端对 VDD 端停止充电，转由电感电压通过二极管对 VDD 端进行供电；如果 VDD 电压降至欠压保护点 8.9V，则将高压启动恒流源重新打开，又由 DRAIN 端对 VDD 端进行充电，使得 VDD 电压上升，升至启动电压 14.3V。

恒压控制

SD4931 通过 FB 脚检测 VOUT 的变化，当 VOUT 变小，流入 FB 脚的电流减小，从而增大输出脉宽，使 VOUT 上升，使输出保持恒定，VOUT 电压近似等于 ZD1 两端电压。受限于芯片的工作电压范围，VOUT 需要设置在 12 至 15V 之间。

轻载打嗝

轻载时，如果输出 VOUT 过高，反馈到 FB 端的输入电流 IFB 超过关断电流 1000uA，则 SD4931 关断开关，使得 VOUT 下降；而当 VOUT 降至 IFB 减小了 70uA 时，SD4931 重新打开开关，使得 VOUT 上升；重复上述过程，进入打嗝模式，这会减少开关次数，从而有效地降低系统的待机功耗。



轻载打嗝波形

软启动

SD4931 在软启动时间 6.4ms 内，限制功率管 MOSFET 的 DRAIN 端最大峰值电流，使其逐步提高，从而大大减小器件的应力，防止电感饱和。

VDD 打嗝

SD4931 在轻载或者满载与空载之间切换时，当开关关断导致 VDD 电压下降至打嗝点 10.0V 时打开开关，使 VDD 电压上升；而当 VDD 电压增大了 1.0V 时重新关断开关，使得 VDD 电压下降；重复上述过程，进入打嗝模式，且 VDD 电压不会降至欠压保护点 8.9V，这不仅防止 VDD 欠压重启，也有效地降低待机功耗。

VDD 欠压保护

SD4931 在异常状态导致功率管 MOSFET 关断后，VDD 电压就会由于没有能量供电而一直下降，当降至欠压保护点 8.9V 时，将内置高压启动恒流源打开，则由输入电压从 DRAIN 端对 VDD 端进行充电，使得 VDD 电压上升，升至启动电压 14.3V 时，SD4931 就开始正常工作，这使得电路在异常状态消除后能够自动重启。

VDD 过压保护

SD4931 在 VDD 电压达到过压保护点 20V 后关断开关，并锁定保护状态，使得 VDD 电压下降，降至欠压保护点 8.9V 后使电路重启。

前沿消隐

由于 SD4931 的 DRAIN 端存在寄生电容，这会导致功率管 MOSFET 在开通的瞬间存在较大的峰值电流，如果采样到该信号，电路就会进入过流保护状态。为了防止这个误触发，SD4931 设置在功率管 MOSFET 开通一段消隐时间 200ns 后再进行采样。

输出短路保护

SD4931 检测到 FB 端输入电流 I_{FB} 小于 425uA 时，就判断输出负载短路，进入保护状态，使得 VDD 电压下降，降至欠压保护点 8.9V 后使电路重启。

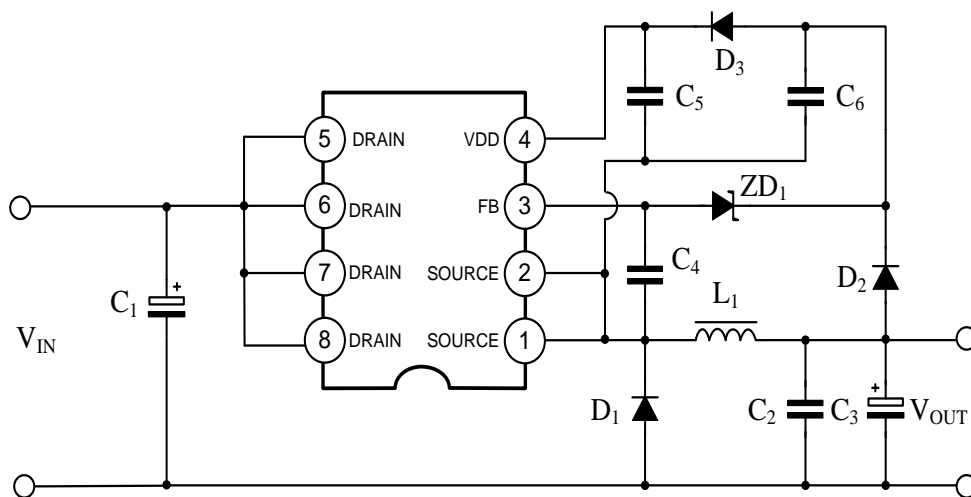
过流保护

SD4931 检测到 DRAIN 端过流时减少开关次数，直至过流的异常状态消除后才恢复正常的开关。

过热保护

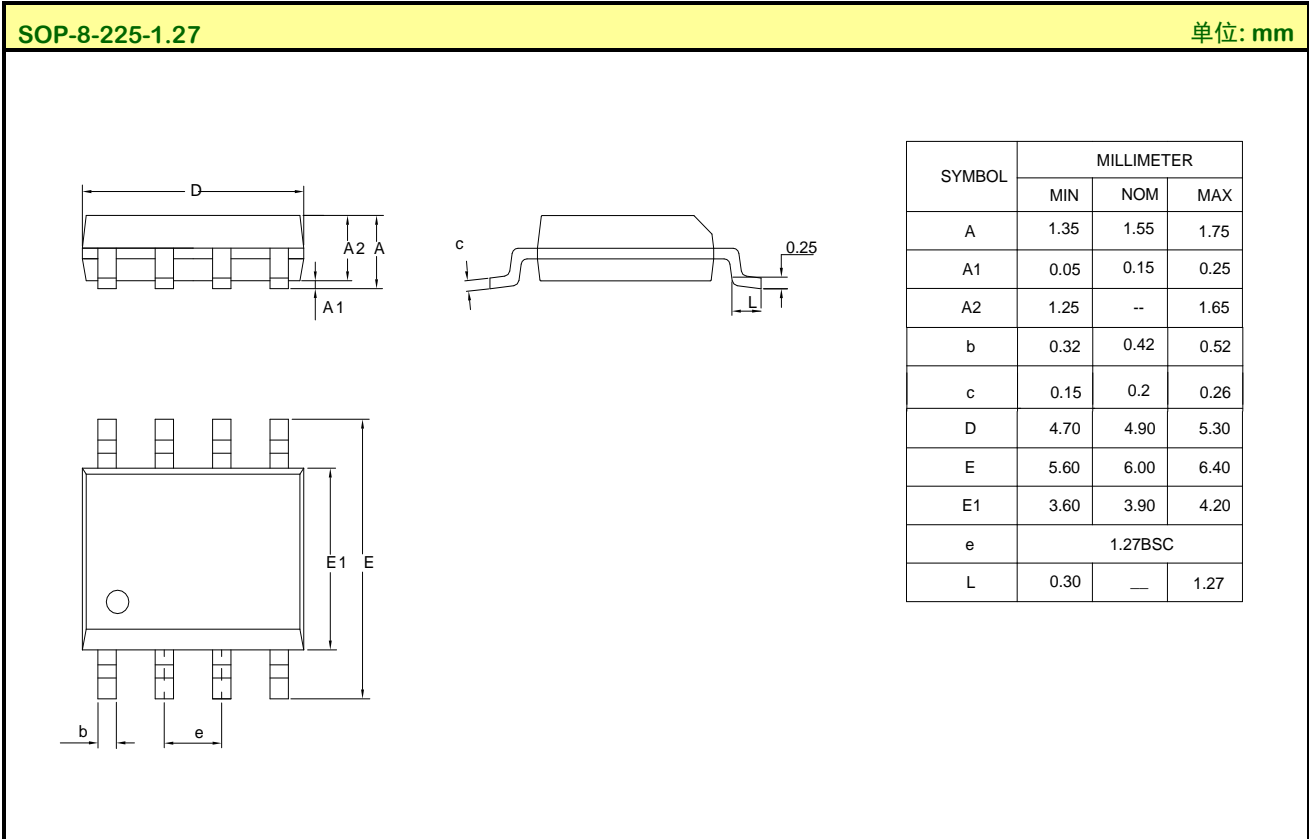
SD4931 检测到温度达到过温保护点 150°C 时关断开关，当检测到温度下降了 20°C 时重新打开开关。

典型应用电路图



非隔离应用 (BUCK)

封装外形图



MOS电路操作注意事项:

静电在很多地方都会产生, 采取下面的预防措施, 可以有效防止 MOS 电路由于受静电放电影响而引起的损坏:

- ◆ 操作人员要通过防静电腕带接地。
- ◆ 设备外壳必须接地。
- ◆ 装配过程中使用的工具必须接地。
- ◆ 必须采用导体包装或抗静电材料包装或运输。

声明:

- ◆ 士兰保留说明书的更改权, 恕不另行通知! 客户在下单前应获取最新版本资料, 并验证相关信息是否完整和最新。
- ◆ 任何半导体产品特定条件下都有一定的失效或发生故障的可能, 买方有责任在使用 Silan 产品进行系统设计和整机制造时遵守安全标准并采取安全措施, 以避免潜在失败风险可能造成人身伤害或财产损失情况的发生!
- ◆ 产品提升永无止境, 我公司将竭诚为客户提供更优秀的产品!

产品名称:	SD4931	文档类型:	说明书
版 权:	杭州士兰微电子股份有限公司	公司主页:	http://www.silan.com.cn

版 本: 1.2
修改记录:
1. 更新部分参数

版 本: 1.1
修改记录:
1. 修改 MOS 工作电压

版 本: 1.0
修改记录:
1. 正式版本发布

单击下面可查看定价，库存，交付和生命周期等信息

[>>SILAN\(士兰微\)](#)