

1. 概述

SWD1861A是一款耐高压(18V)并内置高精度电池保护功能的单节锂电池恒定电流/恒定电压线性充电器。其SOT封装与较少的外部元件数目使得SWD1861A成为便携式应用的理想选择。

由于采用了内部PMOSFET架构,加上防倒充电路,所以不需要外部检测电阻器和隔离二极管。热反馈可对充电电流进行调节,以便在大功率操作或高环境温度条件下对芯片温度加以限制。充电电压固定于4.2V而充电电流可通过一个电阻器进行外部设置。当充电电流在达到最终浮充电压之后降至设定值1/10时,SWD1861A将自动终止充电循环。

当输入电压(交流适配器或USB电源)被拿掉时,SWD1861A自动进入一个低电流状态,将电池漏电流降至2uA以下。也可将SWD1861A置于停机模式,以而将供电电流降至45uA。SWD1861A的其他特点包括充电电流监控器、欠压闭锁、自动再充电和一个用于指示充电结束和输入电压接入的状态引脚。

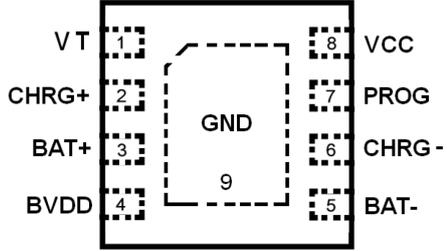
2. 特点

1. 100mA的可编程充电电流(低至50mA的涓流充电)。
2. 无需MOSFET、检测电阻器或隔离二极管。
3. 可直接用于单节锂电芯,无需另加电池保护电路。
4. 采用DFN2*2-8L封装,占用空间小。
5. 恒定电流/恒定电压操作,线性充电,并具有热调节功能。
6. 直接从USB端口给单节锂离子电池充电。
7. 4.2V(精度 $\pm 1\%$)预设充电电压。
8. 用于电池电量检测的充电电流监控器输出。
9. C/10充电终止;自动再充电。
10. 充电状态输出引脚。
11. 待机模式下的供电电流为5.0uA。
12. 2.9V涓流充电器版本。
13. 软启动限制了浪涌电流。
14. 单灯使用时,充满后灯全灭。

3. 应用

小体积的锂电池充电电源管理

4. 封装、脚位元及标记信息

脚位	符号	说明	管脚排列图
1	VT	测试脚，需与 CHRG+脚相连	<p>DFN2*2-8L</p> 
2	CHRG+	充电指示灯正极连接端	
3	BAT+	锂电芯正极引脚	
4	BVDD	串电阻后与电池正极连接	
5	BAT-	锂电芯负极引脚	
6	CHRG-	充电指示状态输出脚	
7	PROG	充电电流设定，充电监控和停机引脚	
8	VCC	供应电源电压输入引脚	
9	GND	低电平/负载端负极	

端口功能

VT(PIN1): 测试脚，需与 CHRG+脚相连。

CHRG+ (PIN2): 充电指示灯正极连接端。

BAT+ (PIN3): 充电电流输出端口。提供到电池的充电电流和调整最终空载电压到 4.2V。这个端口内部有一个高精度电阻分压器来设定空载输出电压，当处于关断模式时，电阻分压器不连接。

BVDD (PIN4): 外围电阻连接端，串电阻后与电池正极连接。

BAT- (PIN5): 电池负极连接引脚。

CHRG- (PIN6): 开漏输出充电状态指示输出端。当电池在充电时，CHRG 端口被内部一个 NMOS 下拉。当充电周期结束，一个约为 20uA 的弱下拉电流被连接到 CHRG 端口，指示 AC 电源端口状况。当 IC 检测到欠压锁定状况，CHRG 被强制到高阻态。

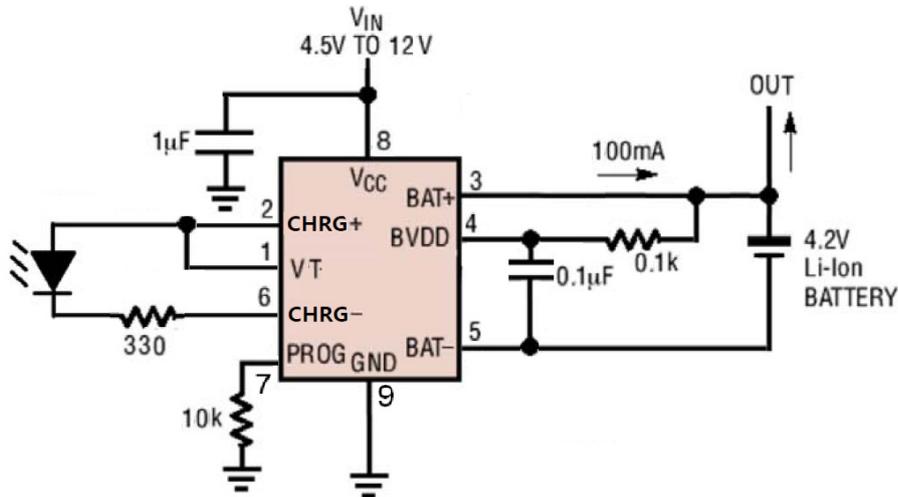
PROG (PIN7): 充电电流设置，充电电流监测和关断端口。充电电流通过接一个 1%精度的电阻 R_{PROG} 到地来设定。当处于恒流充电模式时，这个端口电压为 1V。任何模式下，这个端口的电压可以用下面公式来计量充电电流： $I_{BAT} = (V_{PROG}/R_{PROG}) * 1000$ 。PROG 端口也能用来关闭充电器。断开电流设定电阻后端口通过 3uA 的电流将 PROG 端口拉高。当端口达到 1.21V 关断电压阈值，充电器进入关断模式，充电停止，并且电源电流会减小到 25uA。这个端口同时也被钳位到约 2.4V。将这个端口驱动到超出钳位电压范围将会需要高于 1.5mA 的驱动能力。重新连接 R_{PROG} 到地充电器将会恢复正常工作。

VCC (PIN8): 正电源电压输入端。给充电器供电。VCC 工作电压范围 4.25V 到 6.5V，并且需要至少 1uF 的旁路电容。当 VCC 下降到 BAT+端口电压 30mV 范围内时，IC 进入到关断模式，减小 I_{BAT} 电流到少于 2uA。

GND (PIN9): 低电平/负载端负极。



5. 典型应用电路



6. 绝对最大额定值

(VSS=0V , Ta = 25°C , 除非特别说明)

项目	符号	规格	单位
VCC 输入电压	V _{CC}	-0.3~18	V
电流编程脚	V _{PROG}	-0.3~ V _{CC} +0.3 V	V
电芯正极脚	V _{BAT+}	-0.3~7V	V
充电指示脚	V _{CHRG}	-0.3~7V	V
VDD 和 BAT-之间输入电压	V _{DD}	-0.3~ +8	V
GND 输入端子电压	GND	-5~ +10	V
工作温度范围	T _{OP}	-40~+85	°C
储存温度范围	T _{ST}	-40~+125	°C
容许功耗	P _D	200	mW

**7. 电气特性** (没有特殊说明, 仅指 $T_a=25^{\circ}\text{C}$, $V_{cc}=5\text{V}$)

充电管理特性

符号	参数	条件	最小值	典型值	最大值	单位
VCC	输入电源电压	输入电源电压	4.25	5	30	V
ICC	输入电源电流	充电模式, $R_{prog}=10\text{K}$		250	500	uA
		待机模式 (充电终止)		100	150	
		停机模式 (RPROG 未连接 $V_{CC}<B_{bat}$ 或 $V_{CC}<V_{uv}$)		100	150	
VFLOAT	稳定输出电压	$0^{\circ}\text{C}\leq T_A\leq 85^{\circ}\text{C}$, $I_{bat}=40\text{mA}$	4.13	4.2	4.26	V
IBAT	BAT 引脚电流	RPROG=10K, 电流模式	85	100	115	mA
		待机模式, $V_{bat}=4.2\text{V}$	0	2.5	6	
		停机模式 (RPROG 未连接)		0	2	uA
		睡眠模式, $V_{CC}=0$		0	2	
ITRIKL	涓流充电电流	$V_{BAT}<V_{TRIKL}$, $R_{prog}=10\text{K}$		10		mA
VTRIKL	涓流充电门限电压	RPROG=10K, V_{bat} 上升	2.7	2.85	3.0	V
VTRHYS	涓流充电迟滞电压	RPROG=10K	60	150	200	mV
VUV	VCC 欠压闭锁门限	从 VCC 低至高	3.7	3.8	3.99	V
VUVHYS	VCC 欠压闭锁迟滞		150	250	300	mV
VMSD	手动停机门限电压	PROG 引脚电平上升		1.1		V
		PROG 引脚电平下降		0.9		
VASD	闭锁门限电压	VCC 从低到高	70	120	180	mV
		VCC 从高到低	5	40	120	
ITERM	C/10 终止电流门限	RPROG=10K	0.085	0.1	0.115	mA
		RPROG=2K	0.085	0.1	0.115	
VPROG	PROG 引脚电压	RPROG=10K, 电流模式	0.9	1.0	1.08	V
VCHRG	引脚输出低电压	ICHRG=5mA		0.35	0.6	V
ΔV_{RECHRG}	再充电电池门限电压	VFLOAT-VRECHRG		120	200	mV
TLIM	限定温度模式中的结温			120		$^{\circ}\text{C}$
RON	功率 FET“导通”电阻			1700		$\text{M}\Omega$
Tss	软启动时间	$I_{BAT}=0$ 至 $I_{bat}=1000/R_{prog}$		100		us
tRECHARGE	再充电比较器滤波时间	V_{BAT} 高至低		2	4	ms
tTERM	终止比较器滤波时间	I_{BAT} 降至 $I_{chg}/10$ 以下		1.8	4	ms
IPROG	PROG 引脚上拉电流			3		uA

电池保护特性

项目	符号	条件	最小值	典型值	最大值	单位
输入电压						
VDD-VSS 工作电压	V_{DSOP1}	-	0	-	6	V
VDD-VM 工作电压	V_{DSOP2}	-	-6.0	-	6.0	V
耗电流						
工作电流	I_{DD}	VDD=3.9V		3.0	6.0	uA
过放电时电流	I_{PD}	VDD=2.0V		1.0	1.5	uA
检测电压						
过充电检测电压	V_{CO}	R1=100Ω	4.250	4.300	4.350	V
过充电释放电压	V_{CR}	R1=100Ω	4.080	4.150	4.220	V
过放电检测电压	V_{DL}	R1=100Ω	2.700	2.800	2.900	V
过放电释放电压	V_{DR}	R1=100Ω	2.900	3.000	3.100	V
放电过流保护电流	I_{IOV}	VDD=3.5V	0.4	0.8	1.1	A
负载短路保护电流	I_{Short}	VDD=3.5V		8		A
充电器检测电流	I_{CHA}	VDD=3.5V		0.8		A
延迟时间						
过充电检测延迟时间	T_{OC}	VDD=3.8V → 4.5V		150		ms
过放电检测延迟时间	T_{OD}	VDD=3.2V → 2.2V		100		ms
放电过流检测延迟时间	T_{DIP}	VDD=3.0V		20		ms
负载短路检测延迟时间	T_{SIP}	VDD=3.6V		150		μs
内置 MOSFET 参数						
内置 MOSFET 导通内阻	$R_{ds(on)}$	VDD=3.6V, I _{VM} =1.0A,		45	60	mΩ
向 0V 电池充电						
允许向 0V 电池充电的电压阈值	V_{0CH}	允许允许向 0V 电池充电功能	-	-		V

8. 工作说明

正常充电周期

当电源电压 V_{CC} 上升到欠压锁定阈值之上并且一个 1% 精度电流设定电阻连接到 PROG 端口到地之间或者当一个电池被接入到充电输出端，一个充电周期开始。如果 BAT 端口电压低于 2.9V，充电器进入涓流充电模式。涓流模式下，SWD1861A 提供大约 1/10 的设定电流值使电池电压上升到能够全电流充电的安全电平。

当 BAT 电压达到 2.9V，充电器进入恒流模式，这时以设定的电流值给电池充电。当 BAT 端口电压接近最后的空载电压 (4.2V)，SWD1861A 进入恒压模式且充电电流开始降低。当充电电流下降到 1/10 的设定值，充电周期结束。

充电电流设定

充电电流通过 PROG 端口到地的单个电阻来设定。电池充电电流 1000 倍于 PROG 端口电流。设定电阻和充电电流可以通过下面等式来计算： $R_{PROG} = 1000V / I_{CHG}$ ， $I_{CHG} = 1000V / R_{PROG}$

BAT 端口的充电电流在任何时间段可以通过 PROG 端口的电压通过下面的等式来确定：

$$I_{BAT} = (V_{PROG} / R_{PROG}) * 1000$$

充电终止

当电池被充电接近空载电压且充电电流下降到 1/10 的设定值时充电终止。这种状态检测通过内部的一个抗干扰比较器监测 PROG 端口来实现。当 PROG 端口电压低于 100mV 的时间长于 t_{TERM} (典型值 1mS)，充电终止。充电电流被关闭且 SWD1861A 进入待机模式，同时输入电流降低到 200uA。(注意：C/10 终止功能在涓流充电和热限制模式时被禁止)。

充电时，BAT 端口的瞬态负载在直流充电电流下降到十分之一设定值之前就能够导致 PROG 端口电压短期内下降到 100mV 以内。终止充电比较器的 1mS 的过滤时间设定能确保这类瞬态负载不会导致提前终止充电周期。一旦充电电流平均值降到十分之一设定值，SWD1861A 将终止充电周期并且停止通过 BAT 端口提供电流。这种状态下，所有 BAT 端口的负载必须由电池供电。

待机模式时 SWD1861A 持续监测 BAT 端口电压。如果这个电压下降到 4.05V 补充电阈值，另外一个充电周期就会开始且再次向电池提供充电电流。如果需要人工重启一个充电周期则需要断开电源电压之后重新供电，或者通过 PROG 端口关闭充电器并重启。

充电状态指示

充电状态输出端口有二种不同的状态：强下拉 (约 10mA) 和高阻。强下拉状态表示 SWD1861A 正处于一个充电周期当中。一旦充电周期终止，端口状端口处于高阻状态。

热限制

如果芯片结温将要上升到超过 120°C 的保护值，内部热反馈环路将会减小设定充电电流。这个特点可以保护 SWD1861A 使其不会工作在过温范围内，并且允许使用者在给定电路版上将 SWD1861A 设定于参数给出的极限功耗状态而不存在毁坏 SWD1861A 的风险。充电电流设定可以遵循典型环境温度 (非最坏情况) 从而保证在



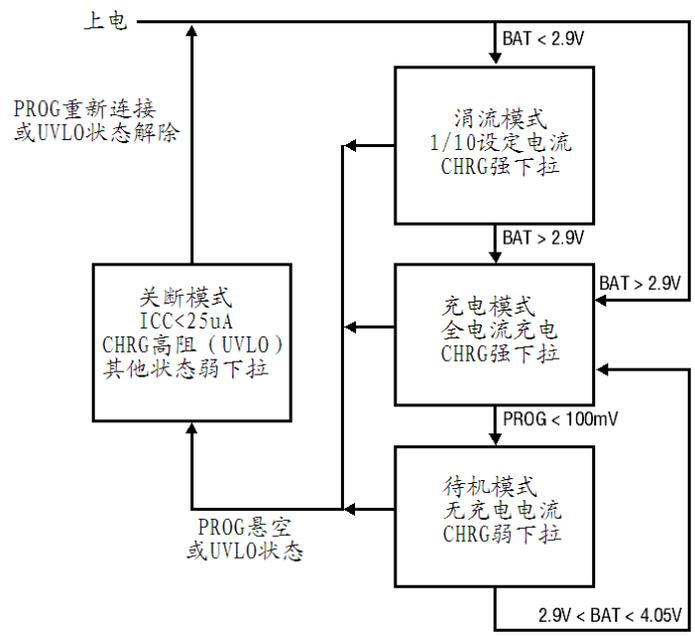
最坏情况下芯片能够自动减小充电电流。ThinSOT 功耗将在应用信息章节讨论。

欠压锁定

内部有一个欠压锁定电路监控输入电源电压并且在电源电压上升到超过欠压锁定阈值之前使充电器一直保持关断模式。欠压锁定电路有内建 200mV 迟滞。另外，为了防止内部功率 MOS 出现反向电流，如果 VCC 降低到不大于电池电压 30mV 范围时欠压锁定电路也会使充电器处于关断模式。如果欠压锁定比较器跳转，充电器在 VCC 上升到大于电池电压 100mV 之前会一直保持关断模式。

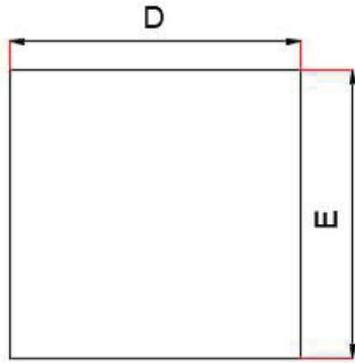
自动补充

当充电周期结束，SWD1861A 通过一个 2mS 延迟比较器持续监视电池电压。当电池电压跌落到 4.05V(对应 80%到 90%的电池容量) 时新的充电周期重新开始。这保证电池始终处于将近满电的状态且排除了周期性充电的需要。CHRG 在补充周期时处于强下拉状态。

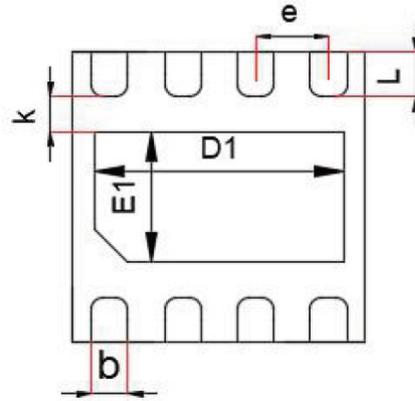


典型充电状态状态图

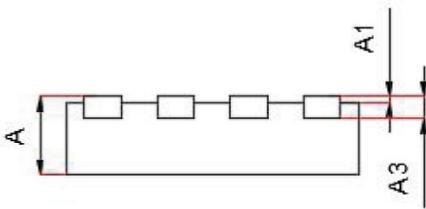
9. DFN2*2-8L 产品外形尺寸



Top View



Bottom View



Side View

Symbol	Dimensions In Millimeters		
	Min	Nom	Max
A	0.45	0.5	0.55
A1	0.00		0.05
A3	0.12	0.15	0.19
D	1.95	2.00	2.05
E	1.95	2.00	2.05
D1	1.65	1.70	1.75
E1	0.85	0.90	0.95
b	0.20	0.25	0.3
k	0.25MIN.		
e	0.5TYP		
L	0.25	0.3	0.35

单击下面可查看定价，库存，交付和生命周期等信息

[>>SiliconWisdom\(矽睿半导体\)](#)